## **RИЦАТОННА**

## к рабочей программе дисциплины

«Методы автоматизированного проектирования радиоэлектронных средств» Направление подготовки (специальность) 11.04.03 — Конструирование и технология электронных средств

Магистерская программа «Силовая электроника»

Квалификация выпускника Магистр

Нормативный период обучения 2 года / 2 года 3 месяца

Форма обучения Очная / Заочная

Год начала подготовки 2024

**Цель изучения дисциплины:** овладеть теоретическими знаниями и методологией решения задач проектирования РЭС с помощью методов и средств автоматизации проектных работ, использующих современные информационные технологии, методы математического моделирования и оптимизации.

## Задачи изучения дисциплины:

Изучение математического и методического обеспечения и методов решения задач анализа и синтеза конструкций РЭС с применением современных подходов и автоматизированных средств проектирования. Приобретение знаний об информационных технологиях, используемых на всех этапах проектирования РЭС; концепции, принципах и методологии применения ИТ; принципах построения и особенностях современных САПР РЭС; методах, средствах и процедурах синтеза, анализа, оптимизации конструкций РЭС, верификации и принятии рациональных проектных решений. Освоение умений осуществлять математическую постановку типовых задач и выбирать эффективные методы и средства автоматизированного синтеза и анализа конструкций РЭС; выполнять проектные процедуры с использованием современных программных комплексов автоматизированного проектирования РЭС; оценивать и выбирать наиболее эффективное математическое и программное обеспечение для автоматизации проектных работ. Приобретение навыков выбора и формирования математических моделей объекта проектирования, методов и средств решения задач конструктивного синтеза, комплексного анализа и оптимизации различных характеристик РЭС.

## Перечень формируемых компетенций:

- ПК-1 Способен делать научно-обоснованные выводы по результатам теоретических и экспериментальных исследований, давать рекомендации по совершенствованию устройств и систем, готовить научные публикации и заявки на изобретения
- ПК-3 проектировать функциональные блоки, модули, устройства, системы и комплексы электронных средств с учетом заданных требований.

Общая трудоемкость дисциплины ЗЕТ: 5 з.е.

Форма итогового контроля по дисциплине:	экзамен	(за-
чет, зачет с оценкой, экзамен)		