

## АННОТАЦИЯ

к рабочей программе дисциплины  
«Запоминающие устройства на основе интегральных схем»

**Направление подготовки** (специальность) 12.03.01 – Приборостроение  
**Профиль** (специализация) Приборостроение  
**Квалификация выпускника** Бакалавр  
**Нормативный период обучения** 4 года / 5 лет  
**Форма обучения** Очная / Заочная  
**Год начала подготовки** 2016 г.

**Цель изучения дисциплины:** Обучение студентов основным понятиям в области архитектуры и принципах работы запоминающих устройств. Изучение архитектур NAND и NOR памяти.

**Задачи изучения дисциплины:**

Изучение выполнения сборки и корпусирования 2.5D интегральных микросхем NAND памяти; разработки пооперационного маршрута изготовления 2.5D интегральных схем NAND памяти; умение выбирать и оптимизировать технологические режимы выполнения операций сборки и корпусирования 2.5D интегральных схем NAND памяти; осуществлять контроль операций на участке сборки и корпусирования микросхем 2.5D интеграции; заполнять стандартные формы маршрутных листов в соответствии с установленными регламентами; определять порядок, и вид технологических операций изготовления 2.5D интегральных схем; знать приемы работы на технологическом оборудовании сборки и корпусирования 2.5D интегральных схем NAND памяти требования к материально-техническому обеспечению технологического участка корпусирования микросхем 2.5D интеграции архитектуру микросхем 2.5D и 3D интеграции; методы тестирования, испытаний, контроля и отбраковки на технологических операциях сборки и корпусирования интегральных схем; правила оформления технологической документации; технологические параметры операций изготовления 2.5D интегральных схем.

**Перечень формируемых компетенций:**

ПК-1 - Способен анализировать поставленную задачу исследований в области приборостроения

**Общая трудоемкость дисциплины ЗЕТ:** 2 з.е.

**Форма итогового контроля по дисциплине:** зачет  
(зачет, зачет с оценкой, экзамен)