

## **АННОТАЦИЯ**

к рабочей программе дисциплины  
«Проектирование цифровых сложнофункциональных блоков»

**Направление подготовки 11.04.03 Конструирование и технология электронных средств**

**Профиль Автоматизированное проектирование и технология радиоэлектронных средств специального назначения**

**Квалификация выпускника магистр**

**Нормативный период обучения 2 года / 2 года и 3 мес.**

**Форма обучения очная / заочная**

**Год начала подготовки 2023**

### **Цель изучения дисциплины:**

изучение основ проектирования цифровых сложнофункциональных блоков (СФ-блоков) с использованием языков описания аппаратуры VHDL/Verilog на базе системы автоматизированного проектирования (САПР) Xilinx ISE.

### **Задачи изучения дисциплины:**

1. Изучение методов моделирования цифровых сложнофункциональных блоков (СФ-блоков).

2. Изучение методов верификации моделей сложнофункциональных блоков (СФ-блоков).

Получение навыков в области проектирования цифровых устройств с использованием САПР Xilinx ISE.

### **Перечень формируемых компетенций:**

ПК-3 - Проектировать функциональные блоки, модули, устройства, системы и комплексы электронных средств с учетом заданных требований

**Общая трудоемкость дисциплины: 5 з.е.**

**Форма итогового контроля по дисциплине: Экзамен**