АННОТАЦИЯ
к рабочей программе дисциплины
«Специализированные интегральные устройства и системы в приборостроении»

Направление подготовки 12.04.01 Приборостроение

Профиль Приборостроение

Квалификация выпускника магистр

Нормативный период обучения 2 года / 2 года и 3 м.

Форма обучения очная / заочная

Год начала подготовки 2020

Цель изучения дисциплины:

изучение основ проектирования цифровых устройств с использованием языков описания аппаратуры VHDL/Verilog на базе системы автоматизированного проектирования (САПР) Xilinx ISE.

Задачи изучения дисциплины:

1. Изучение методов моделирования цифровых устройств и узлов.
2. Изучение методов верификации моделей цифровых устройств.
3. Получение навыков в области проектирования цифровых устройств с использованием САПР Xilinx ISE.

Перечень формируемых компетенций:

ПК-4 - Способность осуществлять проектную деятельность в профессиональной сфере на основе системного подхода

Общая трудоемкость дисциплины: 5 з.е.

Форма итогового контроля по дисциплине: Экзамен