

АННОТАЦИЯ

к рабочей программе дисциплины

Б1.О.26 «Проектирование цифровых устройств в базисе ПЛИС»

Направление подготовки 11.03.04 «Электроника и наноэлектроника»

Профиль «Микроэлектроника и твердотельная электроника»

Квалификация (степень) выпускника: бакалавр

Форма обучения очная / заочная

Срок освоения образовательной программы 4 года / 4 года и 11 мес.

Год начала подготовки 2018

Цель изучения дисциплины: обеспечение основ проектирования цифровых устройств в базисе БИС программируемой логики (ПЛИС) с привлечением высокоуровневого языка описания аппаратных средств VHDL в САПР Quartus II (САПР Xilinx ISE) и системы визуально-имитационного моделирования Matlab/Simulink.

Задачи изучения дисциплины:

– изучение основ функционирования цифровых устройств, представленных схемным описанием на уровне вентилях, кодом языка VHDL, мегафункциями САПР Quartus II для реализации в базисе ПЛИС;

– освоение языка VHDL для написания кода моделей цифровых устройств с учетом архитектурных особенностей ПЛИС;

– получение практических навыков работы с системой визуально-имитационного моделирования Matlab/Simulink для разработки сложно-функциональных моделей цифровых устройств;

– получение практических навыков разработки управляющих автоматов с использованием приложения StateFlow и языка М-файлов системы Matlab/Simulink;

– извлечение кода языка VHDL с помощью приложения Simulink HDL coder с последующим созданием функциональных моделей в базисе ПЛИС в САПР Quartus II.

Перечень формируемых компетенций:

ОПК-4: способен понимать принципы работы современных информационных технологий и использовать их для решения задач профессиональной деятельности;

ОПК-5: способен разрабатывать алгоритмы и компьютерные программы, пригодные для практического применения;

Общая трудоемкость дисциплины (з.е.): 5.

Форма итогового контроля по дисциплине: экзамен