

АННОТАЦИЯ

к рабочей программе дисциплины
«Сквозное проектирование функциональных узлов РЭС»

Направление подготовки 11.03.03 Конструирование и технология электронных средств

Профиль Проектирование и технология радиоэлектронных средств

Квалификация выпускника бакалавр

Нормативный период обучения 4 года / 4 года 11 м.

Форма обучения очная / заочная

Год начала подготовки 2023

Цель изучения дисциплины:

— обучение студентов основным понятиям в области архитектуры и принципов работы запоминающих устройств. Изучение архитектур NAND и NOR памяти.

Задачи изучения дисциплины:

— изучение выполнения сборки и корпусирования 2.5D интегральных микросхем NAND памяти; разработки пооперационного маршрута изготовления 2.5D интегральных схем NAND памяти; умение выбирать и оптимизировать технологические режимы выполнения операций сборки и корпусирования 2.5D интегральных схем NAND памяти;

— осуществлять контроль операций на участке сборки и корпусирования микросхем 2.5D интеграции; заполнять стандартные формы маршрутных листов в соответствии с установленными регламентами; определять порядок, и вид технологических операций изготовления 2.5D интегральных схем;

знать приемы работы на технологическом оборудовании сборки и корпусирования 2.5D интегральных схем NAND памяти требования к материально-техническому обеспечению технологического участка корпусирования микросхем 2.5D интеграции архитектуру микросхем 2.5D и 3D интеграции; методы тестирования, испытаний, контроля и отбраковки на технологических операциях сборки и корпусирования интегральных схем; правила оформления технологической документации; технологические параметры операций изготовления 2.5D интегральных схем

Перечень формируемых компетенций:

ПК-2 - Способен выполнять проектирование радиоэлектронных устройств в соответствии с техническим заданием с использованием средств автоматизации проектирования

Общая трудоемкость дисциплины: 2 з. е.

Форма итогового контроля по дисциплине: Зачет