КИЦАТОННА

к рабочей программе дисциплины «<u>Цифровые интегральные схемы и микропроцессоры</u>»

Направление подготовки (специальность) <u>11.03.03 – Конструирования и</u> <u>технология электронных средств</u>

Профиль (специализация) <u>Проектирование и технология радиоэлектронных</u> средств

Квалификация выпускника <u>Бакалавр</u> Нормативный период обучения <u>4 года / 5 лет</u> Форма обучения <u>Очная / Заочная</u> Год начала подготовки 2018 г.

Цель изучения дисциплины: Состоит в получении студентами знаний принципов анализа и расчета типовых схемотехнических решений, используемых при построении электронных схем, а также комплексу вопросов, связанных с синтезом, эффективным использованием и правильной эксплуатацией аналоговых, импульсных и цифровых электронных устройств автоматизированных систем измерения, контроля и управления в радиоэлектронике. Формирование знаний в областях изучения:

Задачи изучения дисциплины:

Изучение вопросов, связанных с устройством и построением типовых электронных узлов различных автоматизированных систем измерения, контроля и управления физическими объектами и процессами в радиоэлектронике.

Перечень формируемых компетенций:

ПК-3 - способен выполнять проектирование радиоэлектронных устройств в соответствии с техническим заданием с использованием средств автоматизации проектирования.

Общая трудоемкость дисциплины ЗЕТ: 6 з.е	
Форма итогового контроля по дисциплине: _	ЭКЗАМЕН_ (зачет, зачет с оценкой, экзамен)