КИЦАТОННА

к рабочей программе дисциплины

«Теория точности в разработке конструкций и технологий»

Направление подготовки (специальность) <u>11.03.03 – Конструирование и</u> технология электронных средств

Профиль (специализация) <u>Проектирование и технология радиоэлектронных</u> средств

Квалификация выпускника <u>Бакалавр</u>
Нормативный период обучения 4 года
Форма обучения Очная
Год начала подготовки 2017 г.

Цели и задачи изучения дисциплины

Освоение студентами методики построения моделей оценки точности выходных параметров электронной аппаратуры; практическое применение обучающимися теории вероятностей; рассмотрение основных законов рассеивания значений выходного параметра; применение на практике различных методов построения моделей оценки точности выходных параметров электронных устройств применительно к различным видам технологии их изготовления.

Основные дидактические единицы

ПК-2

моделирование погрешностей размерных Построение и методами максимум-минимум и методом моментов. Композиции законов рассеивания параметров компонентов РЭС. Виды и анализ технологических погрешностей. Погрешности конструктивных параметров элементов схем. погрешностей конструктивных фрагментов элементов рассеиванием электрических параметров элементов. Погрешности выходных функциональных применении параметров узлов при интегральной технологии.

Компетенции, приобретаемые студентом в процессе изучения дисциплины

готовностью проволить эксперименты по заланной метолике.

| | 1111 = | тотовностью проводить эксперименты по заданион методике, |
|---|---|---|
| | | анализировать результаты, составлять обзоры, отчеты |
| Знает основные законы распределения плотности вероятн | | ные законы распределения плотности вероятностей, методику |
| определения погрешности выходного параметра электронного устройст | | |
| | Умеет моделировать погрешности размерных цепей методом максимум- | |
| | минимум и методом моментов, строить композиции законов рассеивания | |
| | параметров компонентов радиоэлектронных средств, осуществлять расчеты | |
| | погрешностей конструктивных параметров элементов схем, определять | |
| | погрешности | выходных параметров функциональных узлов при |
| | применении интегральной технологии; | |
| | D | _ |

Владеет навыками моделирования и определения погрешностей конструктивных параметров, расчета допусков и вероятности выхода

| годных элек | годных электронных средств. | |
|--|---|--|
| ПК-3 | готовностью формировать презентации, научно-технические | |
| | отчеты по результатам выполненной работы, оформлять | |
| | результаты исследований в виде статей и докладов на научно- | |
| | технических конференциях | |
| Знать Сист | темы и формы сбора и анализа исходных данных для | |
| проектирования технологических процессов; | | |
| Уметь Осуществлять контроль соответствия разрабатываемых процессов и | | |
| технической | технической документации стандартам и техническим условиям; | |
| Владеть Правилами оформления технологической документации, в том | | |
| числе и по за | числе и по законченным ОКР. | |

Общая трудоемкость дисциплины ЗЕТ: 3 з.е. Форма итогового контроля по дисциплине: <u>зачет</u>