

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ**
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Воронежский государственный технический университет»

УТВЕРЖДАЮ

Декан факультета ФИТКБ

Бредихин А.В./
28.08.2025 г.



РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Электроника и схемотехника»

Специальность 10.05.01 Компьютерная безопасность

Специализация специализация № 4 "Безопасность компьютерных систем и сетей (связь, информационные и коммуникационные технологии)"

Квалификация выпускника специалист по защите информации

Нормативный период обучения 5 лет и 6 м.

Форма обучения очная

Год начала подготовки 2025

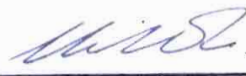
Автор программы

 А.С. Щеголевых

Заведующий кафедрой
Систем информационной
безопасности

 А.Г. Остапенко

Руководитель ОПОП

 С.С. Куликов

Воронеж 2025

1. ЦЕЛИ И ЗАДАЧИ ДИСЦИПЛИНЫ

1.1. Цели дисциплины подготовка к профессиональной деятельности путем формирования компетенций, направленных на знание теоретических основ электроники и схемотехники, физических принципов действия, конструкций, параметров распространенных типов электронных устройств, владение методами исследования и расчета параметров электронных схем.

1.2. Задачи освоения дисциплины

- анализировать физическую сущность явлений и процессов, лежащих в основе функционирования микроэлектронной техники,
- применять основные физические законы и модели для решения задач профессиональной деятельности;
- рациональный выбор элементной базы при эксплуатации электронных устройств в составе систем защиты компьютерных систем и сетей.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОПОП

Дисциплина «Электроника и схемотехника» относится к дисциплинам обязательной части блока Б1.

3. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ

Процесс изучения дисциплины «Электроника и схемотехника» направлен на формирование следующих компетенций:

ОПК-4 - Способен анализировать физическую сущность явлений и процессов, лежащих в основе функционирования микроэлектронной техники, применять основные физические законы и модели для решения задач профессиональной деятельности;

Компетенция	Результаты обучения, характеризующие сформированность компетенции
ОПК-4	знать принципы работы элементов и функциональных узлов электронной аппаратуры
	уметь анализировать результаты экспериментальных исследований и моделирования электрических схем; оценивать параметры отдельных блоков схем устройств компьютерной техники
	владеть техническими и программными методами и средствами расчета параметров электронных схем

4. ОБЪЕМ ДИСЦИПЛИНЫ

Общая трудоемкость дисциплины «Электроника и схемотехника» составляет 6 з.е.

Распределение трудоемкости дисциплины по видам занятий
очная форма обучения

Виды учебной работы	Всего часов	Семестры
		4
Аудиторные занятия (всего)	90	90
В том числе:		
Лекции	36	36
Лабораторные работы (ЛР)	54	54
Самостоятельная работа	90	90
Часы на контроль	36	36
Виды промежуточной аттестации - экзамен	+	+
Общая трудоемкость: академические часы зач.ед.	180 5	180 5

5. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

5.1 Содержание разделов дисциплины и распределение трудоемкости по видам занятий

очная форма обучения

№ п/п	Наименование темы	Содержание раздела	Лекц	Лаб. зан.	СРС	Всего, час
1	Полупроводниковые приборы	Полупроводники. Электронно-дырочный переход. Переход металл-полупроводник. Диоды. Виды полупроводниковых диодов, особенности работы и параметры. Биполярные и полевые транзисторы: принципы работы, разновидности, параметры. Вольтамперные характеристики транзисторов и их эквивалентные схемы..	6	6	12	24
2	Электронные ключи	Основные схемы ключей на биполярных и полевых транзисторах. Принципы функционирования и основные характеристики ключевых элементов.	4	6	12	22
3	Цифровая схемотехника	Принципы дискретной обработки информации. Формы представления двоичных сигналов. Потенциальные, импульсные сигналы и их основные характеристики. Логические элементы. Статические и динамические модели логических элементов. Логические интегральные схемы. Разновидности логических интегральных схем. Параметры логических интегральных схем. Измерение параметров интегральных схем. Типовые схемотехнические решения, схемы включения.	6	6	12	24
4	Триггеры	Триггерные устройства различных типов. Принципы построения интегральных триггеров..	2	6	12	20
5	Функциональные узлы комбинационного и последовательностного типа	Функциональные узлы комбинационного типа (дешифраторы, мультиплексоры, шифраторы, демультиплексоры, сдвигатели, сумматоры, вычитатели, компараторы, схемы сравнения). Модели и принципы построения комбинационных схем. Функциональные узлы последовательностного типа (регистры, счетчики, накапливающие сумматоры). Комбинированные цифровые устройства: умножители, арифметико-логические устройства. Риски сбоя в последовательностных и комбинационных схемах. Типовые	12	6	12	30

		схемотехнические решения при проектировании функциональных узлов цифровых устройств.				
6	Схемотехника запоминающих устройств	Запоминающие устройства (ЗУ) различных типов и их характеристики. Динамические и статические ЗУ. Типовые схемотехнические решения полупроводниковых ЗУ.	6	6	12	24
Итого			36	36	72	144

5.2 Перечень лабораторных работ

Укажите перечень лабораторных работ

6. ПРИМЕРНАЯ ТЕМАТИКА КУРСОВЫХ ПРОЕКТОВ (РАБОТ) И КОНТРОЛЬНЫХ РАБОТ

В соответствии с учебным планом освоение дисциплины не предусматривает выполнение курсового проекта (работы) или контрольной работы.

7. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ДЛЯ ПРОВЕДЕНИЯ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ

7.1. Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описание шкал оценивания

7.1.1 Этап текущего контроля

Результаты текущего контроля знаний и межсессионной аттестации оцениваются по следующей системе:

«аттестован»;

«не аттестован».

Компетенция	Результаты обучения, характеризующие сформированность компетенции	Критерии оценивания	Аттестован	Не аттестован
ОПК-4	знать принципы работы элементов и функциональных узлов электронной аппаратуры	Тест	Выполнение работ в срок, предусмотренный в рабочих программах	Невыполнение работ в срок, предусмотренный в рабочих программах
	уметь анализировать результаты экспериментальных исследований и моделирования электрических схем; оценивать параметры отдельных блоков схем устройств компьютерной техники	Решение стандартных практических задач	Выполнение работ в срок, предусмотренный в рабочих программах	Невыполнение работ в срок, предусмотренный в рабочих программах
	владеть техническими и программными методами и средствами расчета параметров электронных схем	Решение прикладных задач в конкретной предметной области	Выполнение работ в срок, предусмотренный в рабочих программах	Невыполнение работ в срок, предусмотренный в рабочих программах

7.1.2 Этап промежуточного контроля знаний

Результаты промежуточного контроля знаний оцениваются в 3 семестре для очной формы обучения по двухбалльной системе:

«зачтено»

«не зачтено»

Компетенция	Результаты обучения, характеризующие сформированность компетенции	Критерии оценивания	Зачтено	Не зачтено
ОПК-4	знать принципы работы элементов и функциональных узлов электронной аппаратуры	Тест	Выполнение теста на 70-100%	Выполнение менее 70%
	уметь анализировать результаты экспериментальных исследований и моделирования электрических схем; оценивать параметры отдельных блоков схем устройств компьютерной техники	Решение стандартных практических задач	Продемонстрирован верный ход решения в большинстве задач	Задачи не решены
	владеть техническими и программными методами и средствами расчета параметров электронных схем	Решение прикладных задач в конкретной предметной области	Продемонстрирован верный ход решения в большинстве задач	Задачи не решены

В 4 семестре по четырехбалльной системе:

«отлично»;

«хорошо»;

«удовлетворительно»;

«неудовлетворительно».

Компетенция	Результаты обучения, характеризующие сформированность компетенции	Критерии оценивания	Отлично	Хорошо	Удовл.	Неудовл.
ОПК-4	знать принципы работы элементов и функциональных узлов электронной аппаратуры	Тест	Выполнение теста на 90-100%	Выполнение теста на 80-90%	Выполнение теста на 70-80%	В тесте менее 70% правильных ответов
	уметь анализировать результаты экспериментальных исследований и моделирования электрических схем; оценивать параметры отдельных блоков схем устройств компьютерной техники	Решение стандартных практических задач	Задачи решены в полном объеме и получены верные ответы	Продемонстрирован верный ход решения всех, но не получен верный ответ во всех задачах	Продемонстрирован верный ход решения в большинстве задач	Задачи не решены
	владеть техническими и программными методами и средствами расчета параметров электронных схем	Решение прикладных задач в конкретной предметной области	Задачи решены в полном объеме и получены верные ответы	Продемонстрирован верный ход решения всех, но не получен верный ответ	Продемонстрирован верный ход решения в большинстве задач	Задачи не решены

	параметров электронных схем		верные ответы	во всех задачах			
--	--------------------------------	--	------------------	--------------------	--	--	--

7.2 Примерный перечень оценочных средств (типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности)

7.2.1 Примерный перечень заданий для подготовки к тестированию

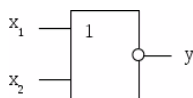
1. Прибор, имеющий два взаимодействующих р-п перехода называется:

- а) полярный транзистор; б) стабилитрон;
- в) усилитель; г) синхронизатор.

2. Полупроводниковый прибор, усилительные свойства которого обусловлены потоком основных носителей, протекающим через проводящий канал и управляемый электрическим полем — это:

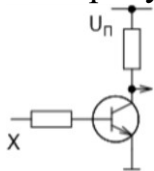
- а) полевой транзистор; б) биполярный транзистор;
- в) стабилитрон; г) тиристор.

3. На рисунке изображено условное обозначение элемента, выполняющего логическую операцию...



- а) стрелку Пирса (ИЛИ-НЕ); б) умножения (И);
- в) сложения (ИЛИ); г) инверсии (НЕ).

4. На рисунке изображена аналоговая схема логического элемента ...



- а) NOT; б) AND; в) NAND; г) OR.

5. Приведите в соответствие логический элемент и состояние на его выходе:

- 1) инверсия x_i ; 2) тождественно x_i ;
- 3) эквивалентность; 4) антивалентность.

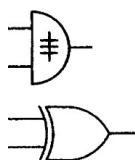
а) на выходе результат инверсии x_i независимо от значения другой переменной;

б) на выходе переменная x_i ;

в) на выходе единица, только когда входные переменные равны;

г) на выходе единица, только когда входные переменные не равны.

6. На рисунке изображено условное обозначение элемента, выполняющего логическую операцию...



- а) Исключающее ИЛИ, XOR; б) И-НЕ, NAND;
- в) И, AND; г) ИЛИ, OR.

7. Выберите правильное определение. Дешифратор — это ...

а) комбинационная цифровая схема с несколькими входами и выходами, преобразующая код, подаваемый на входы, в сигнал на одном из выходов;

б) комбинационное цифровое устройство, предназначенное для управляемой передачи информации с нескольких источников в один выходной канал;

в) комбинационное логическое устройство, предназначенное для управляемой передачи данных от одного источника информации в несколько выходных каналов;

г) цифровое устройство, предназначенное для сравнения цифровых кодов.

8. На рисунке представлена таблица истинности устройства, представляющее собой...

Вх.		Вых.
X_1	X_0	Y
0	0	D_0
0	1	D_1
1	0	D_2
1	1	D_3

а) дешифратор; б) компаратор;
в) мультиплексор; г) сумматор.

9. По выполняемым функциям триггеры классифицируют на ...

а) RS, D, T, JK, VD, VT;
б) синхронные и асинхронные;
в) статические и динамические;
г) одноступенчатые и двухступенчатые.

10. Каким образом элементы интегральной микросхемы соединяют между собой?

а) пайкой лазерным лучом;
б) напылением золотых или алюминиевых дорожек через окна в маске;
в) термокомпрессией;
г) всеми перечисленными способами.

7.2.2 Примерный перечень заданий для решения стандартных задач

1. Определите длительность импульса, если частота следования $f = 10$ кГц, а скважность $Q = 2$.

а) 50 мкс; б) 50 мс; в) 200 мкс; г) 200 мс.

2. Определить коэффициент усиления каскада по мощности, если $U_{вх} = 0,2$ В, $U_{вых} = 4$ В, $R_{вх} = 10$ кОм, $R_{вых} = 2$ Ом.

а) 2×10^6 ; б) 4×10^6 ; в) 2×10^3 ; г) 4×10^3 .

3. Учитывая одностороннюю проводимость диода, нарисуйте график тока через диод при подаче на него гармонического напряжения с амплитудой 1 В.

4. Рассчитайте среднюю величину потребляемого тока одним транзистором микропроцессора, содержащего 10 миллионов транзисторов и потребляющего от источника питания с напряжением 2 В мощность 50 Вт.

Почему современные микропроцессоры имеют пониженное напряжение питания и почему в них, в основном, используются полевые транзисторы?

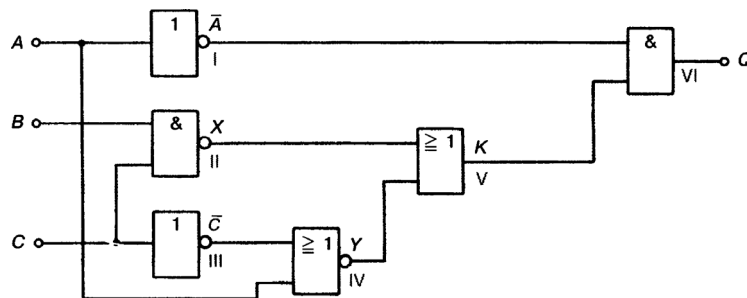
5. Нарисуйте схему дешифратора, имеющего три входа и восемь выходов.

6. Нарисуйте схему шифратора, имеющего 4 входа и 2 выхода.

7. Постройте схему демультиплексора с двумя выходами.

8. Нарисуйте временную диаграмму записи в трехразрядный последовательный регистр двоичного кода, равного 101. Какой из регистров – последовательный или параллельный, имеет большее быстродействие?

9. Схема работает с ошибками. Таблица результатов тестирования (протокол измерений) приведена на рис. Определите дефектные элементы.

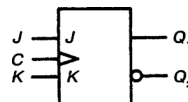
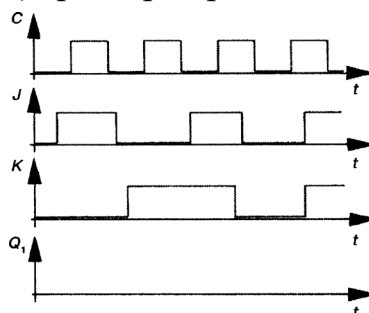


C	B	A	$\bar{A}$	$\bar{C}$	X	Y	K	Q
0	0	0	1	1	1	0	1	0
0	0	1	0	1	1	0	1	0
0	1	0	1	1	1	0	1	1
0	1	1	0	1	1	0	1	0
1	0	0	1	0	1	1	1	0
1	0	1	0	0	1	0	1	0
1	1	0	1	0	0	1	1	1
1	1	1	0	1	0	0	0	0

10. Нарисуйте выходные сигналы Q_1 для временных диаграмм, если:

а) триггер переключается передним фронтом синхроимпульса;

б) триггер переключается задним фронтом синхроимпульса.



7.2.3 Примерный перечень заданий для решения прикладных задач

1. Чем вольт-амперные характеристики биполярного транзистора отличаются от вольт-амперных характеристик полевого транзистора?

2. Как влияет толщина базы биполярного транзистора на его усилительные свойства? Почему два последовательно соединенных диода, имея похожую с транзистором структуру, не позволяют получить усиление мощности?

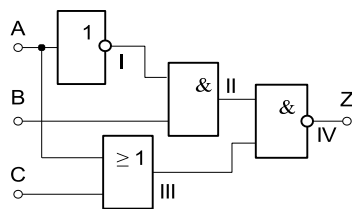
3. Объясните отличие процессов управления током стока в полевых транзисторах с *p-n*-переходом и в транзисторах с изолированным затвором.

4. Сравнивая схемы элемента ТТЛ и КМДП логического элемента, назовите причины, по которым в микропроцессорах используются элементы на полевых транзисторах.

5. Используя элемент И-НЕ, нарисуйте схему D-триггера со статической синхронизацией.

6. Постройте схему четырехразрядного суммирующего двоичного счетчика с модулем, равным 12.

7. В схеме на рисунке элемент II дефектен. На его выходе детектируется всегда логическое состояние 1. Какую логическую функцию выполняет схема вследствие этого дефекта? Изобразите реальную функцию схемы в виде таблицы истинности.



8. Рассчитайте частоту дискретизации последовательности прямоугольных импульсов с амплитудой 5 В, длительностью импульса 1 мс, периодом повторения импульса 5 мс. Верхняя граничная частота этого сигнала определяется уровнем шума с амплитудой 10 мВ.

9. Рассчитайте среднеквадратичное значение шума квантования в десятиразрядном АЦП, если этот АЦП преобразует напряжение в диапазоне от 0 до $U_{max} = 10$ В. Важным параметром цифровых систем воспроизведения звука является динамический диапазон, рассчитываемый по формуле $D = 20\log(U_d/\sigma)$, U_d – максимальное действующее напряжение гармонического сигнала, равное $0,707(U_{max}/2)$, σ – среднеквадратичное значение шума квантования. Для высококачественных цифровых систем динамический диапазон D не должен быть хуже 86 дБ. Отвечает ли рассматриваемый АЦП этим требованиям?

10. Изобразите выходной сигнал трехразрядного ЦАП, если на его входы поступают от трехразрядного двоичного счетчика возрастающие (от нуля) значения двоичных кодов. Чему будет равен период выходного сигнала, если коды на входе ЦАП изменяются с частотой 10 кГц?

7.2.4 Примерный перечень вопросов для подготовки к зачету

1. Полупроводники. Электронно-дырочный переход.
2. Контактная разность потенциалов. *p-n* переход при прямом и обратном смещении. ВАХ *p-n* перехода.
3. Переход металл-полупроводник.
4. Диоды. Виды полупроводниковых диодов, особенности работы и параметры.
5. Биполярные транзисторы: принципы работы, разновидности, параметры.
6. Полевые транзисторы: принципы работы, разновидности, параметры.

7. Вольтамперные характеристики транзисторов и их эквивалентные схемы.

8. Режимы работы транзистора. Схемы включения транзистора в различных режимах работы. Применение режимов работы.

9. Основные схемы ключей на биполярных и полевых транзисторах.

10. Принципы функционирования и основные характеристики ключевых элементов.

11. Принципы дискретной обработки информации.

12. Формы представления двоичных сигналов.

13. Потенциальные, импульсные сигналы и их основные характеристики.

14. Логические элементы.

15. Статические и динамические модели логических элементов.

16. Логические интегральные схемы. Разновидности логических интегральных схем.

17. Параметры логических интегральных схем. Измерение параметров интегральных схем.

18. Типовые схемотехнические решения, схемы включения логических интегральных схем.

19. Триггерные устройства различных типов.

20. Принципы построения интегральных триггеров.

7.2.5 Примерный перечень вопросов для подготовки к экзамену

1. Формы представления двоичных сигналов.

2. Логические элементы.

3. Логические интегральные схемы.

4. Триггерные устройства различных типов.

5. Дешифратор (декодер).

6. Шифратор (кодер). Преобразователь кода.

7. Мультиплексоры.

8. Демультимплексоры.

9. Сдвигатели, сумматоры, вычитатели.

10. Компараторы, схемы сравнения.

11. Модели и принципы построения комбинационных схем.

12. Регистры. Определение, принцип действия, классификация по способу приема информации, их функциональные схемы и условные обозначения.

13. Счетчики импульсов. Определение, классификация, схема, принцип действия.

14. Накапливающие сумматоры.

15. Комбинированные цифровые устройства: умножители, арифметико-логические устройства.

16. Риски сбоя в последовательностных и комбинационных схемах.

17. Типовые схемотехнические решения при проектировании функциональных узлов цифровых устройств.

18. Аналого-цифровой преобразователь.

19. Цифро-аналоговый преобразователь.
20. Запоминающие устройства (ЗУ) различных типов и их характеристики.
21. Динамические и статические ЗУ.
22. Типовые схемотехнические решения полупроводниковых ЗУ.

7.2.6. Методика выставления оценки при проведении промежуточной аттестации

Зачет проводится по тест-билетам, каждый из которых содержит 10 вопросов и задачу. Каждый правильный ответ на вопрос в тесте оценивается 1 баллом, задача оценивается в 10 баллов (5 баллов верное решение и 5 баллов за верный ответ). Максимальное количество набранных баллов – 20.

1. Оценка «Зачтено» ставится в случае, если студент набрал от 15 до 20 баллов.

2. Оценка «Незачтено» ставится в случае, если студент набрал менее 15 баллов.

Экзамен проводится по тест-билетам, каждый из которых содержит 10 вопросов и задачу. Каждый правильный ответ на вопрос в тесте оценивается 1 баллом, задача оценивается в 10 баллов (5 баллов верное решение и 5 баллов за верный ответ). Максимальное количество набранных баллов – 20.

1. Оценка «Неудовлетворительно» ставится в случае, если студент набрал менее 6 баллов.

2. Оценка «Удовлетворительно» ставится в случае, если студент набрал от 6 до 10 баллов

3. Оценка «Хорошо» ставится в случае, если студент набрал от 11 до 15 баллов.

4. Оценка «Отлично» ставится, если студент набрал от 16 до 20 баллов.)

7.2.7 Паспорт оценочных материалов

№ п/п	Контролируемые разделы (темы) дисциплины	Код контролируемой компетенции	Наименование оценочного средства
1	Полупроводниковые приборы	ОПК-4	Тест, защита лабораторных работ
2	Электронные ключи	ОПК-4	Тест, защита лабораторных работ
3	Цифровая схемотехника	ОПК-4	Тест, защита лабораторных работ
4	Триггеры	ОПК-4	Тест, защита лабораторных работ
5	Функциональные узлы комбинационного и последовательностного типа	ОПК-4	Тест, защита лабораторных работ
6	Схемотехника запоминающих устройств	ОПК-4	Тест

7.3. Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности

Тестирование осуществляется, либо при помощи компьютерной системы тестирования, либо с использованием выданных тест-заданий на

бумажном носителе. Время тестирования 30 мин. Затем осуществляется проверка теста экзаменатором и выставляется оценка согласно методики выставления оценки при проведении промежуточной аттестации.

Решение стандартных задач осуществляется, либо при помощи компьютерной системы тестирования, либо с использованием выданных задач на бумажном носителе. Время решения задач 30 мин. Затем осуществляется проверка решения задач экзаменатором и выставляется оценка, согласно методики выставления оценки при проведении промежуточной аттестации.

Решение прикладных задач осуществляется, либо при помощи компьютерной системы тестирования, либо с использованием выданных задач на бумажном носителе. Время решения задач 30 мин. Затем осуществляется проверка решения задач экзаменатором и выставляется оценка, согласно методики выставления оценки при проведении промежуточной аттестации.

8 УЧЕБНО МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ)

8.1 Перечень учебной литературы, необходимой для освоения дисциплины

Основная литература:

1. Кучумов, А.И. Электроника и схемотехника : Учеб. пособие / А.И.Кучумов. - М. : Гелиос АРВ, 2002. - 304 с. : ил. - ISBN 5- 85438-045-5 : 66.00.

2. Новиков, Ю. В. Введение в цифровую схемотехнику : учебное пособие / Ю. В. Новиков. — 3-е изд. — Москва, Саратов : Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2020. — 392 с. — ISBN 978-5-4497-0314-9. — Текст : электронный // Цифровой образовательный ресурс IPR SMART : [сайт]. — URL: <https://www.iprbookshop.ru/89431.html> (дата обращения: 05.02.2022). — Режим доступа: для авторизир. Пользователей.

3. Сперанский, Д. В. Моделирование, тестирование и диагностика цифровых устройств : учебное пособие / Д. В. Сперанский, Ю. А. Скобцов, В. Ю. Скобцов. — 3-е изд. — Москва : Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2020. — 529 с. — ISBN 978-5-4497-0551-8. — Текст : электронный // Цифровой образовательный ресурс IPR SMART : [сайт]. — URL: <https://www.iprbookshop.ru/94854.html> (дата обращения: 05.02.2022). — Режим доступа: для авторизир. Пользователей.

4. Шошин, Е. Л. Электроника. Полупроводниковые приборы : учебное пособие / Е. Л. Шошин. — Москва : Ай Пи Ар Медиа, 2021. — 238 с. — ISBN 978-5-4497-0508-2. — Текст : электронный // Цифровой образовательный ресурс IPR SMART : [сайт]. — URL: <https://www.iprbookshop.ru/100742.html> (дата обращения: 05.02.2022). — Режим доступа: для авторизир. Пользователей.

Дополнительная литература:

1. Новожилов, О.П. Основы цифровой техники : учеб. пособие / О.П.Новожилов. - М. : РадиоСофт, 2004. - 528 с. : ил. - ISBN 5-93037-116-4 : 253.00.

2. Микушин, А. В. Цифровая схемотехника : учебное пособие для СПО / А. В. Микушин, В. И. Сединин. — Саратов : Профобразование, 2021. — 318 с. — ISBN 978-5-4488-1210-1. — Текст : электронный // Цифровой образовательный ресурс IPR SMART : [сайт]. — URL: <https://www.iprbookshop.ru/106643.html> (дата обращения: 05.02.2022). — Режим доступа: для авторизир. пользователей. - DOI: <https://doi.org/10.23682/106643>

3. Опадчий, Ю.Ф. Аналоговая и цифровая электроника : Учеб. пособие / Под ред. О. П. Глудкина. - М. : Горячая линия -Телеком, 2002. - 768 с. : ил. - ISBN 5-93517-002-7 : 279.00.

4. Методические указания к лабораторным работам по дисциплине «Электроника и схемотехника» для студентов специальностей 090301 «Компьютерная безопасность», 090302 «Информационная безопасность телекоммуникационных систем», 090303 «Информационная безопасность автоматизированных систем» очной формы обучения [Электронный ресурс] / Каф. систем информационной безопасности; Сост. Е. А. Москалева. - Электрон. текстовые, граф. дан. (305 Кб). - Воронеж : ФГБОУ ВПО "Воронежский государственный технический университет", 2015. - 1 файл. - 00-00.

5. Цифровые схемы. Полупроводниковые приборы [Электронный ресурс] : Методические указания к практическим занятиям по дисциплине «Электроника и схемотехника» для студентов специальностей 090301 «Компьютерная безопасность», 090302 «Информационная безопасность телекоммуникационных систем», 090303 «Информационная безопасность автоматизированных систем» очной формы обучения / Каф. систем информационной безопасности; Сост. Е. А. Москалева. - Электрон. текстовые, граф. дан. (1454 Кб). - Воронеж : ФГБОУ ВПО "Воронежский государственный технический университет", 2015. - 1 файл. - 00-00.

6. Методические указания к выполнению лабораторных работ "Моделирование и исследование цифровых устройств" по дисциплине "Электроника и схемотехника" для студентов специальностей 090301 "Компьютерная безопасность", 090303 "Информационная безопасность автоматизированных систем" очной формы обучения. Ч.1 / Каф. информационной безопасности; Сост. Е. А. Москалева. - Воронеж : ФГБОУ ВПО "Воронежский государственный технический университет", 2012. - 41 с. - 00-00; 44 экз.

7. Основы электроники и схемотехники [Электронный ресурс] : Методические указания к практическим занятиям по дисциплине "Электроника и схемотехника" для студентов специальностей 090301 "Компьютерная безопасность", 090302 "Информационная безопасность телекоммуникационных систем", 090303 "Информационная безопасность автоматизированных систем" очной формы обучения / Каф. систем

информационной безопасности; Сост. Е. А. Москалева. - Электрон. текстовые, граф. дан. (1,32 Мб). - Воронеж : ФГБОУ ВПО "Воронежский государственный технический университет", 2014. - 1 файл. - 00-00.

8.2 Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине, включая перечень лицензионного программного обеспечения, ресурсов информационно-телекоммуникационной сети «Интернет», современных профессиональных баз данных и информационных справочных систем:

1. Mathworks Matlab&Simulink – среда технических вычислений/визуального имитационного моделирования.

2. Electronics Workbench – программа для моделирования цифровых и аналоговых электронных схем.

3. TINA-TI – открытый симулятор, предназначенный для проектирования, симуляции и отладки различных схем электронных устройств.

4. SciLab – пакет прикладных программ, предоставляющий открытое окружение для инженерных (технических) и научных расчетов.

5. <https://old.education.cchgeu.ru/> – Электронная информационно-образовательная среда ВГТУ.

6. <http://cchgeu.ru/university/library/> – Научная библиотека ВГТУ.

7. <https://www.iprbookshop.ru/> – цифровой образовательный ресурс — библиотечная система и удобные инструменты для обучения и преподавания на одной платформе.

9 МАТЕРИАЛЬНО-ТЕХНИЧЕСКАЯ БАЗА, НЕОБХОДИМАЯ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА

Учебная аудитория для проведения учебных занятий, оснащенная проектором.

Лаборатория, оснащенная учебно-лабораторными стендами, средствами для измерения и визуализации частотных и временных характеристик сигналов, средствами для измерения параметров электрических цепей, средствами генерирования сигналов.

Учебная аудитория, оснащенная компьютерами с необходимым программным обеспечением.

10. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ (МОДУЛЯ)

По дисциплине «Электроника и схемотехника» читаются лекции, проводятся лабораторные работы.

Основой изучения дисциплины являются лекции, на которых излагаются наиболее существенные и трудные вопросы, а также вопросы, не нашедшие отражения в учебной литературе.

Лабораторные работы выполняются на лабораторном оборудовании в соответствии с методиками, приведенными в указаниях к выполнению работ.

Вид учебных занятий	Деятельность студента
Лекция	Написание конспекта лекций: кратко, схематично, последовательно фиксировать основные положения, выводы, формулировки, обобщения; пометать важные мысли, выделять ключевые слова, термины. Проверка терминов, понятий с помощью энциклопедий, словарей, справочников с выписыванием толкований в тетрадь. Обозначение вопросов, терминов, материала, которые вызывают трудности, поиск ответов в рекомендуемой литературе. Если самостоятельно не удастся разобраться в материале, необходимо сформулировать вопрос и задать преподавателю на лекции или на практическом занятии.
Лабораторная работа	Лабораторные работы позволяют научиться применять теоретические знания, полученные на лекции при решении конкретных задач. Чтобы наиболее рационально и полно использовать все возможности лабораторных для подготовки к ним необходимо: следует разобрать лекцию по соответствующей теме, ознакомиться с соответствующим разделом учебника, проработать дополнительную литературу и источники, решить задачи и выполнить другие письменные задания.
Самостоятельная работа	Самостоятельная работа студентов способствует глубокому усвоения учебного материала и развитию навыков самообразования. Самостоятельная работа предполагает следующие составляющие: - работа с текстами: учебниками, справочниками, дополнительной литературой, а также проработка конспектов лекций; - выполнение домашних заданий и расчетов; - работа над темами для самостоятельного изучения; - участие в работе студенческих научных конференций, олимпиад; - подготовка к промежуточной аттестации.
Подготовка к промежуточной аттестации	Готовиться к промежуточной аттестации следует систематически, в течение всего семестра. Интенсивная подготовка должна начаться не позднее, чем за месяц-полтора до промежуточной аттестации. Данные перед зачетом, экзаменом три дня эффективнее всего использовать для повторения и систематизации материала.