

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ**
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Воронежский государственный технический университет»

Утверждено

В составе образовательной программы
Учебно-методическим советом ВГТУ
21.02.2024г. Протокол № 6

РАБОЧАЯ ПРОГРАММА

Профессионального модуля

ПМ.01 Проектирование цифровых систем

Специальность: 09.02.01 Компьютерные системы и комплексы

Квалификация выпускника: специалист по компьютерным системам

Нормативный срок обучения: 2 года 10 месяцев на базе среднего общего образования

Форма обучения: Очная

Год начала подготовки: 2024

Программа обсуждена на заседании методического совета СПК
14.02.2024 года. Протокол № 3

Председатель методического совета СПК


подпись

Сергеева С.И

Программа одобрена на заседании педагогического совета СПК
16.02.2024 года. Протокол № 4

Председатель педагогического совета СПК


подпись

Донцова Н.А

2024г.

Программа профессионального модуля разработана на основе Федерального государственного образовательного стандарта по специальности среднего профессионального образования

09.02.01 Компьютерные системы и комплексы

приказом Министерства просвещения
Российской Федерации

от 25 мая 2022 г. N 362

Организация-разработчик: ВГТУ

Разработчики:

Парецких Елена Викторовна, преподаватель высшей категории

СОДЕРЖАНИЕ

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ	4
2. РЕЗУЛЬТАТЫ ОСВОЕНИЯ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ	6
3. СТРУКТУРА И СОДЕРЖАНИЕ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ	7
4. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ	20
5. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ (ВИДА ПРОФЕССИОНАЛЬНОЙ ДЕЯТЕЛЬНОСТИ)	25

ПАСПОРТ ПРОГРАММЫ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ

Проектирование цифровых систем

1.1. Область применения рабочей программы

Рабочая программа профессионального модуля (далее- программа) является частью основной профессиональной образовательной программы в соответствии с ФГОС по специальности 09.02.01 Компьютерные системы и комплексы в части освоения основного вида профессиональной деятельности (ВПД): Проектирование цифровых устройств и соответствующих профессиональных компетенций (ПК):

1. Анализировать требования технического задания на проектирование цифровых систем
2. Разрабатывать схемы электронных устройств на основе интегральных схем разной степени интеграции в соответствии с техническим заданием
3. Оформлять техническую документацию на проектируемые устройства
4. Выполнять прототипирование цифровых систем, в том числе – с применением виртуальных средств.

Уровень образования основное общее

Опыт работы не требуется

1.2. Цели и задачи профессионального модуля- требования к результатам освоения профессионального модуля

С целью овладения указанным видом профессиональной деятельности и соответствующими профессиональными компетенциями обучающийся в ходе освоения профессионального модуля должен:

иметь практический опыт:

- П1 расчета, моделирования и проектирования электронных устройств на основе цифровой элементной базы;
- П2 проектирования цифровых устройств на основе пакетов прикладных программ;
- П3 оценки качества и надежности цифровых устройств;
- П4 применения нормативно-технических документации.

уметь:

- У1 осуществлять выбор элементной базы для проектирования цифровых схем;
- У2 проводить синтез, упрощение и анализ цифровых схем;
- У3 выполнять требования технического задания на проектирование цифровых устройств;
- У4 проектировать топологию печатных плат, конструктивно-технологические модули первого уровня с применением пакетов прикладных программ;
- У5 разрабатывать комплект конструкторской документации с использованием САПР;

- **У6** определять показатели надежности и давать оценку качества СВТ;
- **У7** выполнять требования нормативно-технической документации;
- знать:**
 - **З1** классификацию и способы описания цифровых устройств;
 - **З2** принципы действия цифровых устройств комбинационного и последовательного типа;
 - **З3** основные методы цифровой обработки сигналов;
 - **З4** основные задачи и этапы проектирования цифровых устройств;
 - **З5** конструкторскую документацию, используемую при проектировании;
 - **З6** условия эксплуатации цифровых устройств, обеспечение их помехоустойчивости и тепловых режимов, защиты от механических воздействий и агрессивной среды;
 - **З7** методы оценки качества и надёжности цифровых устройств;
 - **З8** основы технологических процессов производства СВТ;
 - **З9** нормативно-техническую документацию (инструкции, регламенты, процедуры, технические условия, нормативы

1.3.Рекомендуемое количество часов на освоение рабочей программы профессионального модуля:

максимальной учебной нагрузки обучающегося – 534 часов,
включая:
обязательной аудиторной учебной нагрузки обучающегося – 436 часов;
промежуточная аттестация 24 часов;
самостоятельной работы обучающегося – 73 часа;
учебной и производственной практики – 108 часа.
В том числе за счет часов вариативной части: 160 часов.
Объем практической подготовки – 514 часов.

2. РЕЗУЛЬТАТЫ ОСВОЕНИЯ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ

Результатом освоения профессионального модуля является овладение обучающимися видом профессиональной деятельности:

Проектирование цифровых устройств., в том числе профессиональными (ПК) и общими (ОК) компетенциями:

Код	Наименование результата обучения
ОК 01.	Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам
ОК 02.	Использовать современные средства поиска, анализа и интерпретации информации, и информационные технологии для выполнения задач профессиональной деятельности
ОК 03.	Планировать и реализовывать собственное профессиональное и личностное развитие, предпринимательскую деятельность в

	профессиональной сфере, использовать знания по финансовой грамотности в различных жизненных ситуациях
ОК 04.	Эффективно взаимодействовать и работать в коллективе и команде
ОК 05.	Осуществлять устную и письменную коммуникацию на государственном языке Российской Федерации с учетом особенностей социального и культурного контекста
ОК 06	Проявлять гражданско-патриотическую позицию, демонстрировать осознанное поведение на основе традиционных общечеловеческих ценностей, в том числе с учетом гармонизации межнациональных и межрелигиозных отношений, применять стандарты антикоррупционного поведения
ОК 07.	Содействовать сохранению окружающей среды, ресурсосбережению, применять знания об изменении климата, принципы бережливого производства, эффективно действовать в чрезвычайных ситуациях
ОК 08.	Использовать средства физической культуры для сохранения и укрепления здоровья в процессе профессиональной деятельности и поддержания необходимого уровня физической подготовленности
ОК 09.	Пользоваться профессиональной документацией на государственном и иностранном языке
ДПК.1.1	Осуществлять установку и конфигурирование персональных компьютеров, и подключение периферийных устройств
ПК 1.1.	Анализировать требования технического задания на проектирование цифровых систем
ПК 1.2.	Разрабатывать схемы электронных устройств на основе интегральных схем разной степени интеграции в соответствии с техническим заданием
ПК 1.3.	Оформлять техническую документацию на проектируемые устройства
ПК 1.4.	Выполнять прототипирование цифровых систем, в том числе – с применением виртуальных средств.

3. СТРУКТУРА И ПРИМЕРНОЕ СОДЕРЖАНИЕ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ

3.1 Тематический план профессионального модуля

Коды профессиональных компетенций	Наименования разделов профессионального модуля ¹	Всего часов	В том числе в форме практической подготовки	Объем времени, отведенный на освоение междисциплинарного курса (курсов)						Практика	
				Обязательная аудиторная учебная нагрузка обучающегося			Консультации	Самостоятельная работа обучающегося		Учебная, часов	Производственная (по профилю специальности),
				Всего, часов	в т.ч. лабораторные работы и практические занятия, часов	в т.ч., курсовая работа (проект) часов		Всего, часов	в т.ч., курсовая работа (проект), часов		
1	2	3		4	5	6					
ПК 1.1-ПК 13	МДК01.01 Основы проектирования цифровой техники	362	362	269	128	40	1	81	-	-	-
ПК 1.1-ПК 14	МДК01.02 Разработка и прототипирование цифровых систем	60	60	48	24	-	-	12	-	-	-
ПК 1.1-ПК 1.5	ПП01.01 Производственная практика (по профилю специальности). Проектирование цифровых систем	108	108								108
	Всего по ПМ:	542	425	425	152	40	1	93		0	108

3.2 Тематический план и содержание междисциплинарного курса МДК01.01 Основы проектирования цифровой техники

Наименование разделов и тем	Содержание учебного материала, лабораторных работ и практические занятия, самостоятельная работа обучающегося.	Объем часов	Формируемые знания и умения, практический опыт, ОК,ПК
1	2	3	4
Цифровая схемотехника			
Тема 1 Формы представления числовой информации в цифровых устройствах	Содержание учебного материала:	2	У1 У2 З1 З3 П1 ОК1-5,9 ПК1.1
	1. Введение. Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по компьютерным системам и комплексам. Краткий очерк истории развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике.		
	2. Общие сведения о системах счисления. Системы счисления, применяемые ЭВМ. Десятичная, двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления. Формы представления чисел. Форматы данных. Представление чисел в формах с плавающей запятой и фиксированной запятой	2	
	Тематика лабораторных занятий:		
	1. Кодирование целых, дробных и смешанных чисел в различных системах счисления	4	
	Самостоятельная работа обучающегося:		
	Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.	2	
Тема 2 Машинные коды и операции с ними	Содержание учебного материала		У1 У2 З1 З3 П1 ОК1-5,9 ПК1.1
	1. Понятие бита, байта. Представление чисел с фиксированной и плавающей запятой. Представление чисел в прямом, обратном и дополнительном кодах. Кодирование отрицательных чисел	2	
	2. Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда	2	
	Тематика лабораторных занятий:		
	1. Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда	4	
	Самостоятельная работа обучающегося:		

		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.	2	
Тема 3 Основные понятия алгебры логики		Содержание учебного материала		У1 У2 З1 З3 П1 ОК1-5,9 ПК1.1
	1.	Физическое представление логических значений двоичных чисел электрическими сигналами. Логические константы и переменные. Элементарные логические функции. Операции булевой алгебры. Способы записи функций алгебры логики	2	
	2.	Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства.	2	
	3.	Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций. Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций	2	
	4.	Тождества и законы алгебры логики. Формы представления функций алгебры логики. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Минимизация логических функций. Цели минимизации. Общие принципы и способы минимизации	2	
	5.	Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах.	2	
		Тематика лабораторных занятий:		
	1	Исследование типовых логических элементов	4	
	2	Построение схем и таблиц истинности для заданных логических функций	4	
	3	Преобразование логических выражений	4	
	4	Выполнение минимизации логической функции по заданному способу минимизации	4	
		Самостоятельная работа обучающегося:		
		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.	6	
Тема 4 Логические элементы и схемы		Содержание учебного материала		У1 У2 З1 З3 П1 ОК1-5,9 ПК1.1 ПК1.2 ПК1.3
	1.	Понятие логического элемента. Основные логические элементы. Условные графические обозначения. Принцип двойственности. Логическое устройство. Понятие о функционально полной системе логических элементов(базисе)	1	
	2.	Способы представления логических переменных электрическими сигналами. Потенциальный и импульсный способы представления логических переменных. Понятие положительной и отрицательной логики	1	
		Тематика лабораторных занятий:		

	1	Построение логических схем в заданном базисе	4	
		Самостоятельная работа обучающегося.		
		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.	2	
Тема 5 Классификация и схемотехника основных типов базовых логических элементов		Содержание учебного материала		У1 У2 З1 З3 ОК1-5,9 ПК1.1 ПК1.2 ПК1.3
	1.	Классификация основных типов базовых логических элементов (БЛЭ). Основные параметры. Основные типы логик. Особенности построения схем в логике: ТТЛ- транзисторно-транзисторная логика, ТТЛШ- транзисторно-транзисторная логика с диодом Шоттки, И2Л-интегро- инжекционная логика, КМОП – логика – комплементарная МОП -структура. Основные характеристики и параметры.	2	
		Самостоятельная работа обучающегося:		
		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.	2	
Тема 6 Цифровые устройства комбинационного типа		Содержание учебного материала:		У1 У2 З1 З2 З3 П1 ОК1-5,7,9 ПК1.1 ПК1.2 ПК1.3
	1.	Шифраторы и дешифраторы. Назначение. Принципы построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов.	4	
	2.	Преобразователи кодов. Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов.	2	
	3.	Мультиплексоры и демультиплексоры. Назначение. Принцип построения и функционирования мультиплексоров и демультиплексоров. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Условное графическое обозначение мультиплексоров и демультиплексоров	4	
	4.	Комбинационные двоичные сумматоры. Назначение и классификация комбинационных сумматоров. Таблица истинности. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия Условное графическое обозначение сумматоров.	2	
		Тематика лабораторных занятий:		
	1	Знакомство с программой Electronics Workbench.	4	
	2	Исследование функциональных схем и принципов работы шифраторов.	2	
	3	Исследование функциональных схем и принципов работы дешифраторов.	2	
	4	Исследование функциональных схем и принципов работы мультиплексоров.	2	
	5	Исследование функциональных схем и принципов работы демультиплексоров.	2	

	6	Исследование функциональных схем двоичного сумматора.				
		Самостоятельная работа обучающегося:	6			
		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.				
Тема 7. Последовательностные цифровые устройства		Содержание учебного материала				
	1.	Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Основные понятия о статическом и динамическом управлении триггером.	2	У1 У2 31 32 33 П1 ОК1-5,7,9 ПК1.1 ПК1.2 ПК1.3		
	2.	Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS- триггера.	2			
	3.	Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера). Условное графическое обозначение триггеров Исследование работы интегральных триггеров на логических элементах	4			
	4.	Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Принципы построения и работы счетчиков. Построение суммирующего двоичного счетчика. Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики).	2			
	5.	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Реверсивный регистр, назначение, принцип построения и особенности применения.	2			
		Тематика лабораторных занятий:				
	1	Исследование работы RS -, D -, Т - и JK – триггеров.	4			
	2	Исследование функциональных схем счетчиков	4			
	3	Исследование функциональных схем регистров	4			
		Самостоятельная работа обучающегося:	6			
		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.				
	Тема 8 Классификация и параметры запоминающих устройств		Содержание учебного материала			У1 У2 31 32 33 ОК1-5,7,9 ПК1.1 ПК1.2 ПК1.3
		1.	Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры. Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Организация безадресной и виртуальной памяти.		2	
		Самостоятельная работа обучающегося:				

		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.	2	
Тема 9 Оперативные и постоянные запоминающие устройства	Содержание учебного материала.			У1 У2 31 32 33 П1 ОК1-5,7,9 ПК1.1 ПК1.2 ПК1.3
	1.	Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ). Организация памяти в ОЗУ. Статические ОЗУ. Динамические ОЗУ. Условное графическое обозначение оперативно-запоминающего устройства	1	
	2.	Классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ. Перепрограммируемых постоянных запоминающих устройств (ППЗУ). Особенности построения. Условное графическое обозначение постоянных запоминающих устройств	1	
		Тематика лабораторных занятий:		
		Исследование работы ПЗУ на ИМС	4	
		Самостоятельная работа обучающегося: Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям..	2	
Тема 10 Аналого-цифровые и цифро-аналоговые преобразователи (АЦП и ЦАП)	Содержание учебного материала.			У1 У2 31 32 33 ОК1-5,7,9 ПК1.1 ПК1.2 ПК1.3
	1	Аналого-цифровые преобразователи (АЦП). Назначение и основные параметры аналого-цифровых преобразователей. Принцип аналого-цифрового преобразования информации. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Условное графическое обозначение аналого-цифровых преобразователей	2	
	2	Цифро-аналоговые преобразователи (ЦАП). Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей. Условное графическое обозначение цифро-аналоговых преобразователей	2	
		Самостоятельная работа обучающегося: Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.	2	
Тема 11 Микропроцессоры и микропроцессорные устройства	Содержание учебного материала.			У1 У2 31 32 33 ОК1-5,7,9 ПК1.1 ПК1.2 ПК1.3
	1	Общие сведения о микропроцессорах и микропроцессорных системах. Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микро ЭВМ.	1	
	2	Микропроцессорные устройства. Однокристальные микропроцессоры. Структурная схема и архитектурное построение однокристального микропроцессора. Состав, назначение	1	
		Самостоятельная работа обучающегося: Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы.	2	

		Подготовка к промежуточной аттестации, которая проводится в форме зачета		
Итого			154	
Проектирование цифровых устройств				
Тема 12 Организация проектирования электронной аппаратуры	Содержание учебного материала.			ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
	1	Основные задачи и этапы проектирования цифровых устройств. Виды нормативно-технической документации (ЕСКД, ЕСТД, ЕСПД, ЕСТПД, ЕСЗКС).	2	
	2	Документация технического проекта. Оформление ведомости технического проекта.	2	
	Тематика лабораторных занятий:			
		Оформления перечня элементов к схеме ЭЗ.	4	
		Буквенно-цифровые позиционные обозначения на схеме ЭЗ.	4	
		Доработка схемы ЭЗ по индивидуальным вариантам.	4	
Тема 12 Условия эксплуатации цифровых устройств	Содержание учебного материала.			ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
	1	Условия эксплуатации цифровых устройств, обеспечение их помехоустойчивости и тепловых режимов. Понятие надежности.	2	
	2	Основная нормативная документация.	2	
	3	Объекты установки ЭА и их характеристики. Зависимость характера и интенсивности воздействий (тепловых, механических, агрессивной среды) от тактики использования и объекта, на котором эксплуатируется ЭА.	2	
	4	Классификация по объектам установки.	2	
	5	Требования, предъявляемые к конструкции ЭА (тактико-технические, конструктивно-технологические, эксплуатационные, надежности и экономические) при оформлении технического задания.	2	
	Тематика лабораторных занятий:			
		Обеспечение помехоустойчивости: разработка цепей питания.	4	
		Расчёт тепловых процессов в компонентах ТЭЗ.	4	
		Определение конструктивных показателей электронной аппаратуры.	4	
Тема 13 Конструирование элементов, узлов и устройств электронной аппаратуры	Содержание учебного материала.			
	1	Модульный принцип конструирования. Конструктивная иерархия элементов узлов и устройств. Понятие модуля, иерархия модулей. Стандартизация при модульном проектировании.	2	
	2	Конструктивно-технологические модули нулевого уровня (микросхемы). Типы и подтипы корпусов. Микросборки конструктивно-технологические модули первого уровня (ТЭЗ).	2	

	3	Правила конструирования модулей первого уровня.	2	
	4	Принципы компоновки модулей второго и третьего уровня.	2	
		Тематика лабораторных занятий:		
		Составление таблицы соединений.	4	
		Согласование параметров соединений с электронными компонентами узлов.	4	
		Выбор типоразмеров модулей нулевого уровня..	4	
		Самостоятельная работа обучающегося:		
		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.	2	
Тема 14 Основы технологических процессов в производстве электронной аппаратуры. Технология изготовления микросхем	1	Содержание учебного материала.	2	ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
		Основные понятия. Исходные данные для разработки техпроцесса. Последовательность и содержание работ.		
	2	Понятие о технологичности изделий. Показатели технологичности деталей и сборочных единиц	2	
	3	Общие сведения о микросхемах и технологии их изготовления.	2	
	4	Основы техпроцессов производства (изготовление монокристаллов, резка монокристаллов, получение пластин, изготовление фотошаблонов).	2	
	5	Полупроводниковые микросхемы. Легирование. Фотолитография.	2	
		Тематика лабораторных занятий:		
		Оценка технологичности изделия	4	
		Самостоятельная работа обучающегося:		
		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы.	2	
Тема 15 Печатные платы		Содержание учебного материала.	2	ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
	1	Общие сведения о печатных платах.	2	
	2	Виды печатных плат.	2	
	3	Конструктивные характеристики печатных плат. Линейные размеры печатных плат.	2	
	4	Электрические характеристики материалов. Технологические процессы изготовления печатных плат. Методы печатного монтажа: классификация, особенности. Основное оборудование	2	
		Тематика лабораторных занятий:	4	
		Определение габаритных размеров печатной платы. Расчёт элементов печатного монтажа на печатной плате		
		Самостоятельная работа обучающегося:		
		Изучение учебного/теоретического материала (по конспектам лекций), изучение основной и дополнительной литературы. Подготовка к лабораторным занятиям.	2	

Курсовой проект (работа) Выполнение курсового проекта (работы) по модулю является обязательным. Тематика курсовых проектов (работ) Цифровой автомат «световой день» Цифровой звонок Цифровой делитель частоты Цифровой блок проверки микросхем Эмулятор ПЗУ Цифровой блок формирования цифр Цифровое устройство управления погружным электронасосом Цифровой частотомер-генератор-часы Цифровое устройство управления стиральной машины Цифровой кодовый замок на ИК лучах Программатор микросхем FLASH-памяти Цифровой пробник Цифровой музыкальный звонок с автоматическим перебором мелодий Цифровой стабилизатор температуры и влажности Цифровой термометр «дом-улица» Цифровое устройство световых эффектов Цифровой продуктовый дозиметр Шифратор и дешифратор системы телеуправления Цифровой автоматический таймер Синхронный счетчик с коэффициентом пересчета двенадцать Сдвигающий регистр одноктактного действия с «удлиненным» асинхронным D-триггером Адресный счетчик Дешифратор системы дистанционного управления Детектор излучения радиопередающих устройств Кварцевый калибратор Сдвигающий регистр двухтактного действия Пробник - индикатор низкочастотных сигналов Детектор скрытой проводки с повышенной чувствительностью Счетчик с параллельно-последовательным переносом сигналов импульсного типа Шифратор системы дистанционного управления Сдвигающий регистр многотактного действия Сдвигающий регистр одноктактного действия, с распараллеливанием нагрузки Распределитель на кольцевом регистре Триггерная защелка Распределитель импульсов на восемь каналов Цифровой фильтр Пересчетная схема по модулю пять, с запрещающими связями Синхронный счетчик с параллельным переносом сигналов	40	ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
--	-----------	---

Электронный шагомер				
Всего			281	
Промежуточная аттестация в виде зачета- семестр № 5- контрольная работа семестр №6- зачет семестр №7- зачет семестр №8- курсовой проект семестр №8- экзамен				

Тематический план и содержание МДК01.02 Разработка и прототипирование цифровых систем

Наименование разделов и тем	Содержание учебного материала, практические занятия, самостоятельная работа обучающихся	Объем часов	Формируемые знания и умения, практический опыт, ОК, ПК
1	2	3	4
Тема 1.1 Проектирование цифровых устройств	Содержание учебного материала		
	1. Основные задачи и этапы проектирования цифровых устройств. Виды нормативно-технической документации. Общие сведения о печатных платах. Виды печатных плат.	2	ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
	2.Конструктивные характеристики печатных плат. Линейные размеры печатных плат.	2	
	3.Электрические характеристики материалов. Технологические процессы изготовления печатных плат. Методы печатного монтажа: классификация, особенности. Основное оборудование	2	
	Самостоятельная работа обучающихся Работа с конспектом лекций.		
Тема 1.2 САПР для моделирования электронных систем и разработки цифровых устройств.	Содержание учебного материала		ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
	3.Принципы и методы моделирования электронных схем. Основные этапы. Понятие прототипирования. Входные тестовые воздействия для определения соответствия модели требованиям задания.	2	
	4. САПР для проектирования электрических схем и проектирования печатных плат. Системы сквозного проектирования. Элементы основного меню, инструменты.	2	
	5.Проектирование электрических схем.	2	
	6. Проектирование печатных плат. Стандарты на проектирование печатных плат.	4	
	Практическое занятие № 1. Моделирование электронных цифровых схем по индивидуальным заданиям.	4	
	Тестирование разработанной модели. Создание компонентов в САПР	4	
Тема 1.3 Сборка и монтаж электронной аппаратуры	Практическое занятие № 2. Проектирование схемы в САПР		ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
	Практическое занятие № 3. Проектирование печатной платы в САПР		
	Самостоятельная работа обучающихся Подготовка к практической работе Работа с конспектом лекций.	1	
	Содержание учебного материала		
	7.Сборочно-монтажные операции (соединение методом пластического деформирования, пайка, сварка, склеивание, намотка, накрутка).	2	
	8.Сборка и монтаж модулей первого уровня (комплектация элементов, подготовка элементов к монтажу, установка элементов на печатную плату и их фиксация). Технология пайки. Групповые способы пайки.	2	
	Практическое занятие № 4. Оформление документации на монтаж. Оформление спецификации по заданному чертежу.	4	
Тема 1.4 Надежность на этапах проектирования и производства	Практическое занятие № 5. Оформление техпроцесса сборки в электронной маршрутной карте.	4	ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
	Самостоятельная работа обучающихся Подготовка к практической работе Работа с конспектом лекций.	2	
	Содержание учебного материала		
	9 .Комплексная система контроля качества цифровой техники. ГОСТ 20.57.406. Система показателей качества.	2	
	10. Качественные и количественные показатели надежности. Способы повышения надежности на этапах проектирования и производства.	2	ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
	Практическое занятие № 6. Анализ надёжности компонентов разработанного устройства.	4	

	Самостоятельная работа обучающихся Подготовка к практической работе Работа с конспектом лекций.		
Тема 1.5 Эргодизайн	Содержание учебного материала	2 2	ОК 01- ОК 09 ПК 1.1-1,4 31- 35 У1-У5 П1-П4
	11. Основные понятия и определения эргодизайна. Характеристика и количественная оценка этапов функциональной деятельности человека-оператора 12. Требования к дизайну цифровых систем и электронной аппаратуры.		
	Самостоятельная работа обучающихся Подготовка к практической работе		
Консультации		0	
Всего		60	

4 УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ

4.1 Требования к минимальному материально-техническому обеспечению

Реализация программы профессионального модуля требует наличия учебных аудиторий для проведения лекций и лабораторных занятий, текущего контроля и промежуточной аттестации, групповых и индивидуальных консультаций.

Оборудование учебных аудиторий:

- рабочее место преподавателя (стол, стул);
- рабочие места обучающихся (столы, стулья)

Аудитории для проведения лабораторных занятий – компьютерный класс.

4.2 Информационное обеспечение обучения

Перечень рекомендуемых учебных изданий, Интернет-ресурсов, дополнительной литературы

а) Нормативно-правовые акты:

1. Приказ № 413 Минобрнауки России от 17.05.2012 г «Об утверждении федерального государственного образовательного стандарта среднего общего образования».

2. Приказ № 362 Министерства просвещения Российской Федерации от 25 мая 2022 г. «Об утверждении федерального государственного образовательного стандарта среднего профессионального образования по специальности 09.02.01 Компьютерные системы и комплексы».

3. Приказ Министерства просвещения Российской Федерации «О внесении изменений в федеральные государственные образовательные стандарты среднего профессионального образования» от 17 декабря 2020 г. № 747

б) Основные источники:

1. Новожилов, О. П. Электроника и схемотехника в 2 ч. Часть 1 : учебник для вузов / О. П. Новожилов. — Москва : Издательство Юрайт, 2023. — 382 с. — (Высшее образование). — ISBN 978-5-534-03513-1. — Текст : электронный // Образовательная платформа Юрайт [сайт].
2. Новожилов, О. П. Электроника и схемотехника в 2 ч. Часть 1 : учебник для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2023. — 382 с. — (Профессиональное образование). — ISBN 978-5-534-10366-3. — Текст : электронный // Образовательная платформа Юрайт [сайт].
3. Миленина, С. А. Электроника и схемотехника : учебник и практикум

для среднего профессионального образования / С. А. Миленина ; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2023. — 277 с. — (Профессиональное образование). — ISBN 978-5-534-19818-8. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/585266>

4. Сажнев, А. М. Микропроцессорные системы: цифровые устройства и микропроцессоры : учебник для среднего профессионального образования / А. М. Сажнев. — 3-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2023. — 148 с. — (Профессиональное образование). — ISBN 978-5-534-18601-7. — Текст : электронный // Образовательная платформа Юрайт [сайт].
5. Берикашвили, В. Ш. Электроника и микроэлектроника: импульсная и цифровая электроника : учебник для среднего профессионального образования / В. Ш. Берикашвили. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2023. — 242 с. — (Профессиональное образование). — ISBN 978-5-534-06256-4. — Текст : электронный // Образовательная платформа Юрайт [сайт]

в) Дополнительные источники:

1. Миловзоров, Олег Владимирович. Основы электроники : Учебник Для СПО / Олег Владимирович, Иван Григорьевич ; Миловзоров О. В., Панков И. Г. - 6-е изд. ; пер. и доп. - Москва : Юрайт, 2020. - 344 с. - (Профессиональное образование). - ISBN 978-5-534-03249-9 : 859.00. — Текст : электронный // Образовательная платформа Юрайт [сайт]

Основы электроники и электрические измерения : учебник и практикум для среднего профессионального образования / Э. В. Кузнецов, Е. А. Куликова, П. С. Культиасов, В. П. Лунин ; под общей редакцией В. П. Лунина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2023. — 275 с. — (Профессиональное образование). — ISBN 978-5-534-17860-9. — Текст : электронный // Образовательная платформа Юрайт [сайт].

4.3 Перечень программного обеспечения, профессиональных баз данных, информационных справочных систем ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения междисциплинарного курса

Интернет- ресурсы:

<https://bibl.cchgeu.ru/catalog/>

<https://profspo.ru/>

<https://urait.ru/>

<https://elibrary.ru/>

<https://rusneb.ru/>

<https://gostexpert.ru/>

<https://cyberleninka.ru/>

<https://www.consultant.ru/>

4.4. Особенности реализации дисциплины для обучающихся из числа инвалидов и лиц с ограниченными возможностями здоровья

При обучении лиц с ограниченными возможностями здоровья, предусматривается индивидуальный график обучения.

Инвалиды и лица с ограниченными возможностями здоровья обеспечены печатными и электронными образовательными ресурсами в формах, адаптированных к ограничениям их здоровья.

Для осуществления процедур текущего контроля успеваемости и промежуточной аттестации обучающихся создаются фонды оценочных средств, адаптированные для инвалидов и лиц с ограниченными возможностями здоровья и позволяющие оценить достижение ими запланированных в основной образовательной программе результатов обучения и уровень сформированности всех компетенций, заявленных в образовательной программе.

5. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ПРОФЕССИОНАЛЬНОГО МОДУЛЯ

Контроль и оценка результатов освоения профессионального модуля осуществляется преподавателем в процессе проведения аудиторных занятий, а также выполнения обучающимися самостоятельной работы.

Оценка качества освоения программы профессионального модуля включает текущий контроль успеваемости, промежуточную аттестацию по результатам освоения профессионального модуля.

Результаты обучения (освоенные умения, усвоенные знания)	Формы и методы контроля и оценки результатов обучения
В результате освоения дисциплины обучающийся должен уметь:	
– У1 осуществлять выбор элементной базы для проектирования цифровых схем; – У2 проводить синтез, упрощение и анализ цифровых схем; – У3 выполнять требования технического задания на проектирование цифровых устройств; – У4 проектировать топологию печатных плат, конструктивно-технологические модули первого уровня с применением пакетов прикладных программ; – У5 разрабатывать комплект конструкторской документации с использованием САПР; – У6 определять показатели надежности и давать оценку качества СВТ; – У7 выполнять требования нормативно-технической документации;	- наблюдение и оценка результатов работы в ходе выполнения практической работы; - наблюдение и оценка результатов работы в ходе выполнения лабораторной работы; - проверка результатов самостоятельной работы студента; - промежуточная аттестация.
В результате освоения дисциплины обучающийся должен знать:	
– З1 классификацию и способы описания цифровых устройств; – З2 принципы действия цифровых устройств комбинационного и последовательного типа; – З3 основные методы цифровой обработки сигналов; – З4 основные задачи и этапы проектирования цифровых устройств; – З5 конструкторскую документацию, используемую при проектировании; – З6 условия эксплуатации цифровых устройств, обеспечение их помехоустойчивости и тепловых режимов, защиты от механических воздействий и агрессивной среды; – З7 методы оценки качества и надёжности цифровых устройств; – З8 основы технологических процессов производства СВТ; – З9 нормативно-техническую документацию (инструкции, регламенты, процедуры, технические условия, нормативы	- устный и письменный опрос; - выступление с докладами и сообщениями; - проверка результатов самостоятельной работы студента; - промежуточная аттестация.
В результате освоения учебной дисциплины обучающийся должен иметь практический	

ОПЫТ:	
– П1 расчета, моделирования и проектирования электронных устройств на основе цифровой элементной базы; – П2 проектирования цифровых устройств на основе пакетов прикладных программ; – П3 оценки качества и надежности цифровых устройств; – П4 применения нормативно-технических документации.	- наблюдение и оценка результатов работы в ходе выполнения практической и лабораторной работ; - выступление с докладами и сообщениями; - проверка результатов самостоятельной работы студента; - промежуточная аттестация.

Разработчики:

ФГБОУ ВО «ВГТУ», преподаватель



Е.В.Парецких

Руководитель образовательной программы

ФГБОУ ВО «ВГТУ», преподаватель



Е.В.Парецких

Эксперт

Заместитель начальника
Конструкторского бюро по РМЛ
АО «КБХА»



ЛИСТ АКТУАЛИЗАЦИИ
рабочей программы дисциплины

№ п/п	Наименование элемента ОПОП, раздела, пункта	Пункт в предыдущей редакции	Пункт с внесенными изменениями	Реквизиты заседания, утвердившего внесение изменений