

## **АННОТАЦИЯ**

к рабочей программе дисциплины  
«Современные системы проектирования РЭС»

**Направление подготовки** 11.03.01 Радиотехника

**Профиль** Радиотехнические средства передачи, приема и обработки сигналов

**Квалификация выпускника** бакалавр

**Нормативный период обучения** 4 года / 4 года и 11 м.

**Форма обучения** очная / заочная

**Год начала подготовки** 2023

### **Цель изучения дисциплины:**

Цель дисциплины «Современные системы проектирования РЭС» состоит в приобретении студентами знаний основ языков описания аппаратуры VHDL и Verilog HDL и применении данных языков в процессе проектирования радиоэлектронных устройств различного назначения на современном уровне

### **Задачи изучения дисциплины:**

Для достижения цели ставятся задачи:

- изучение основных синтаксических конструкций языков описания аппаратуры (HDL-языков);
- изучение возможностей пакетов прикладных программ (ППП) синтеза и моделирования проектов радиоэлектронных устройств на ПЛИС на основе текстового программного описания алгоритмов;
- использование ППП для реализации разработанных проектов в ПЛИС.

### **Перечень формируемых компетенций:**

ОПК-5 - Способен разрабатывать алгоритмы и компьютерные программы, пригодные для практического применения

**Общая трудоемкость дисциплины:** 3 зачетные единицы

**Форма итогового контроля по дисциплине:** Зачет