МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования «Воронежский государственный технический университет»

УТВЕРЖДАЮ

Декан факультета энергетики и систем управления

/ А.В. Бурковский

// А.В. Бурковский

// 2023г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Методы обработки данных в интеллектуальных системах»

Направление подготовки 27.03.04 Управление в технических системах

Профиль Управление и информатика в технических системах

Квалификация выпускника бакалавр

Нормативный период обучения 4 года

Форма обучения очная

Год начала подготовки 2023

Автор программы
Заведующий кафедрой
Электропривода,
автоматики и управления в
технических системах
В.Л. Мурзинов
В.Л. Бурковский
Руководитель ОПОП
Ю.В. Мурзинов

1. ЦЕЛИ И ЗАДАЧИ ДИСЦИПЛИНЫ

1.1. Цели дисциплины

Целью дисциплины является освоение методологии системного мышления и комплексного рассмотрения сложных проблем, принятия решений по управлению объектом, приобретение знаний в области моделирования реальных процессов и явлений.

1.2. Задачи освоения дисциплины

- изучение типовых приемов для моделирования различных процессов и явлений;
- приобретение навыков разработки функциональных и принципиальных схем средств и систем управления;
- изучение основных принципов математической обработки данных;
- получение теоретических знаний в области построения и использования математических моделей различных типов.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОПОП

Дисциплина «Методы обработки данных в интеллектуальных системах» относится к дисциплинам части, формируемой участниками образовательных отношений блока Б1.

3. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ

Процесс изучения дисциплины «Методы обработки данных в интеллектуальных системах» направлен на формирование следующих компетенций:

- ПК-1 Способен осуществлять проведение работ по обработке и анализу научно-технической информации и результатов исследований, по выполнению экспериментов и оформлению результатов исследований, осуществлять подготовку проектов планов и программ проведения этих работ.
- ПК-3 Способен к определению целесообразности автоматизации процессов управления, к разработке информационного обеспечения автоматизированной системы управления производством и заданий на проектирование её оригинальных компонентов, к контролю ввода её в действие и эксплуатации.

Компетенция	Результаты обучения, характеризующие сформированность компетенции		
ПК-1	Знать методы по обработке и анализу научно-технической информации и обработки результатов исследований.		
	Уметь выполнять эксперименты и оформлять результаты исследований.		
	Владеть способностью осуществлять подготовку		

	проектов планов и программ проведения исследовательских работ.	
ПК-3	Знать информационное обеспечение	
	автоматизированной системы управления	
	производством	
	Уметь разрабатывать задания для проектирование	
	оригинальных компонентов автоматизированной	
	системы управления.	
	Владеть способностью определять целесообразность	
	автоматизации управления процессов производства.	

4. ОБЪЕМ ДИСЦИПЛИНЫ

Общая трудоемкость дисциплины «Методы обработки данных в интеллектуальных системах» составляет 4 з.е.

Распределение трудоемкости дисциплины по видам занятий

очная форма обучения

o man dopina ooy tenna	Всего	Семестры
Виды учебной работы	часов	8
Аудиторные занятия (всего)	48	48
В том числе:		
Лекции	12	12
Практические занятия (ПЗ)	12	12
Лабораторные работы (ЛР)	24	24
Самостоятельная работа	96	96
Виды промежуточной аттестации - зачет с оценкой	+	+
Общая трудоемкость:		
академические часы	144	144
зач.ед.	4	4

5. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

5.1 Содержание разделов дисциплины и распределение трудоемкости по видам занятий

очная форма обучения

	очная форма обучения						
№ п/п	Наименование темы	Содержание раздела	Лекц	Прак зан.	Лаб. зан.	CPC	Всего, час
1	Обработка и интерпретация результатов моделирования	Виды математических методов прогнозирования: корреляционный анализ, регрессионный анализ, факторный анализ, распознавание образов, вариационное исчисление, спектральный анализ, цепи Маркова, алгебра логики, теория игр и др.	2	2	4	16	24
2	Введение.	Методические вопросы изучения	2	2	4	16	24

	Архитектура управляющих ЭВМ.	дисциплины. Значение, цели и задачи курса. Архитектура микропроцессорных устройств управления. Основные понятия и определения.					
3	Основные семейства 8разрядных микроконтроллеров и их свойства	Микроконтроллеры семейства AVR фирмы Atmel и их развитие. Блоки и устройства AVR, соответствующие регистры. Микроконтроллеры семейства PIC фирмы Microchip и их развитие.	2	2	4	16	24
4	Интерфейсы удаленных устройств	Интерфейсы RS-232C, RS-485, I ² C, SPI, CAN и др. «Токовая петля». Схемные решения приемопередатчиков. Преобразование кодов в последовательных интерфейсах.	2	2	4	16	24
5	Функциональная организация вычислительных и управляющих процессов. Средства программирования систем управления	Структура программного обеспечения микропроцессорной системы управления. Управление памятью, файлами, вводом- выводом в вычислительных и управляющих системах. Среды программирования. Разработка и отладка программ микроконтроллеров.	2	2	4	16	24
6	Адекватность модели	Квазидетерминированные модели на базе теорий управляемого хаоса, теории катастроф, синергетики - науки о самоорганизации систем и фрактального анализа	2	2	4	16	24
		Итого	12	12	24	96	144

5.2 Перечень лабораторных работ

- 1. Формирование алгоритмов управления микроконтроллерной системой
- 2. Формирование алгоритмов управления в реальном времени
- 3. Использование памяти в алгоритмах управления МК
- 4. Программирование МК-системы управления шаговым приводом на языке Ассемблер
- 5. Цифровая обработка данных в микроконтроллерах AVR от модуля аналогового ввода.
- 6. Управление микроконтроллером на языке СИ.

6. ПРИМЕРНАЯ ТЕМАТИКА КУРСОВЫХ ПРОЕКТОВ (РАБОТ) И КОНТРОЛЬНЫХ РАБОТ

В соответствии с учебным планом освоение дисциплины не предусматривает выполнение курсового проекта (работы) или контрольной работы.

7. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ДЛЯ ПРОВЕДЕНИЯ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ

7.1. Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описание шкал оценивания

7.1.1 Этап текущего контроля

Результаты текущего контроля знаний и межсессионной аттестации оцениваются по следующей системе:

«аттестован»;

«не аттестован».

Компе- тенция	Результаты обучения, характеризующие сформированность компетенции	Критерии оценивания	Аттестован	Не аттестован
ПК-1	Знать методы по обработке и анализу научно-технической информации и обработки результатов исследований.	Тест	Выполнение работ в срок, предусмотренный в рабочих программах	Невыполнение работ в срок, предусмотренный в рабочих программах
	Уметь выполнять эксперименты и оформлять результаты исследований.	Решение стандартных практических задач	Выполнение работ в срок, предусмотренный в рабочих программах	Невыполнение работ в срок, предусмотренный в рабочих программах
	Владеть способностью осуществлять подготовку проектов планов и программ проведения исследовательских работ.	Решение прикладных задач в конкретной предметной области	Выполнение работ в срок, предусмотренный в рабочих программах	Невыполнение работ в срок, предусмотренный в рабочих программах
ПК-3	Знать информационное обеспечение автоматизированной системы управления производством Уметь разрабатывать задания для проектирование оригинальных компонентов	Тест Решение стандартных практических задач	рабочих программах Выполнение работ в срок,	Невыполнение работ в срок, предусмотренный в рабочих программах Невыполнение работ в срок, предусмотренный в рабочих программах
	автоматизированной системы управления. Владеть способностью определять целесообразность автоматизации управления процессов производства.	Решение прикладных задач в конкретной предметной области	Выполнение работ в срок, предусмотренный в рабочих программах	Невыполнение работ в срок, предусмотренный в рабочих программах

7.1.2 Этап промежуточного контроля знаний

Результаты промежуточного контроля знаний оцениваются в 8 семестре для очной формы обучения по четырехбалльной системе:

«отлично»;

«хорошо»;

«удовлетворительно»;

«неудовлетворительно».

Компе-	Результаты обучения, характеризующие сформированность компетенции	Критерии оценивания	Отлично	Хорошо	Удовл.	Неудовл.
--------	--	------------------------	---------	--------	--------	----------

ПК-1	Знать методы по обработке и анализу научно-технической информации и обработки результатов исследований.	Тест	Выполнение теста на 90-100%	Выполнение теста на 80-90%	Выполнение теста на 70- 80%	В тесте менее 70% правильных ответов
	Уметь выполнять эксперименты и оформлять результаты исследований.	Решение стандартных практических задач	Задачи решены в полном объеме и получены верные ответы	Продемонстр ирован верный ход решения всех, но не получен верный ответ во всех задачах	Продемонстр ирован верный ход решения в большинстве задач	Задачи не решены
	Владеть способностью осуществлять подготовку проектов планов и программ проведения исследовательских работ.	Решение прикладных задач в конкретной предметной области	Задачи решены в полном объеме и получены верные ответы	Продемонстр ирован верный ход решения всех, но не получен верный ответ во всех задачах	Продемонстр ирован верный ход решения в большинстве задач	Задачи не решены
ПК-3	Знать информационное обеспечение автоматизированной системы управления производством		Выполнение теста на 90-100%	Выполнение теста на 80-90%	Выполнение теста на 70- 80%	В тесте менее 70% правильных ответов
	Уметь разрабатывать задания для проектирование оригинальных компонентов автоматизированной системы управления.	Решение стандартных практических задач	Задачи решены в полном объеме и получены верные ответы	Продемонстр ирован верный ход решения всех, но не получен верный ответ во всех задачах	Продемонстр ирован верный ход решения в большинстве задач	Задачи не решены
	Владеть способностью определять целесообразность автоматизации управления процессов производства.	Решение прикладных задач в конкретной предметной области	Задачи решены в полном объеме и получены верные ответы	Продемонстр ирован верный ход решения всех, но не получен верный ответ во всех задачах	Продемонстр ирован верный ход решения в большинстве задач	Задачи не решены

7.2 Примерный перечень оценочных средств (типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности)

7.2.1 Примерный перечень заданий для подготовки к тестированию

- 1. Понятия системы, состава, структуры, архитектуры. Типовой состав вычислительной системы, иерархические уровни.
- 2. Аппаратные базы АСУ ТП: варианты и их возможности.
- 3. Назначение управляющих ЭВМ, особенности использования ЭВМ в процессах управления технологическими процессами.
- 4. Варианты использования микропроцессоров в системах управления

ТП.

- 5. Типовая схема микропроцессорного устройства управления.
- 6. Основные функциональные узлы систем управления ТП.
- 7. Организация памяти ЭВМ, функциональные возможности каждой разновидности памяти.
- 8. Организация памяти МК, функциональные возможности каждой разновидности памяти.
- 9. Стек и указатель стека: назначение и применение.
- 10. Понятие регистра состояния интерфейсного блока, обработка состояния ВУ процессором.

7.2.2 Примерный перечень заданий для решения стандартных задач

Задание 1

Отметьте правильный ответ.

Устройства управления на основе УЭВМ обязательно должны иметь: интеллект, сравнимый с человеческим; адаптивные возможности в условиях неполностью детерминированной среды; программируемость действий; ничего из перечисленного.

Задание 2

Отметьте правильный ответ.

Понятие архитектуры устройств управления на основе УЭВМ соответствует совокупности принципов их организации и характеристик, приведенных: в полном объеме;

в объеме, необходимом для оценки функциональных возможностей и выбора варианта;

в объеме, необходимом для эксплуатации системы;

в объеме, необходимом для первичного ознакомления.

Задание 3

Отметьте правильный ответ.

Устройством выработки управляющих воздействий НЕ

может быть: совокупность логических микросхем;

аналого-цифровой преобразователь:

БИС с программируемой структурой;

- микропроцессор.

Задание 4

Отметьте правильный ответ.

Задачей управляющей вычислительной машины является:

- 1) управление и выдача управляющих воздействий;
- 2) изменение параметров;
- 3) защита технологического процесса;
- 4) регулирование одного параметра;
- 5) замыкание цепи воздействия.

Задание 5

Отметьте правильный ответ.

Согласованное управление - это:

- 1) одинаковое изменение одного параметра;
- 2) разное изменение параметров;
- 3) изменение только на одном объекте;
- 4) рассогласование параметров.

Задание 6

Отметьте правильный ответ.

Системы интеллектуального управления организуются по трем основным принципам (укажите лишний):

с использованием перепрограммируемой памяти; с использованием ассоциативной памяти: с использованием нейронных систем; с использованием экспертных систем.

Задание 7

Отметьте правильный ответ.

В некоторых устройствах управления адресное пространство разделяют по назначению на (укажите лишний): пространство задач: пространство памяти; пространство устройств ввода-вывода; пространство конфигурации.

Задание 8

Отметьте правильный ответ.

Варианты системы связи между вычислительными модулями в системе группового управления (укажите лишний): радиальная:

через общий АЦП: через общую шину: через общее запоминающее устройство.

Задание 9

Отметьте правильный ответ.

Основные требования к приемникам сигналов с линий параллельной шины, входящим в состав интерфейсного блока (укажите лишнее): малые входные токи; три состояния выхода: высокое быстродействие: гистерезис характеристики «вхол-выхол».

Задание 10

Отметьте правильный ответ.

Магистраль интерфейса I С использует для связи между приборами:

две линии;

три линии.

четыре липни:

восемь линий.

7.2.3 Примерный перечень заданий для решения прикладных

задач

Задание 1

Отметьте правильный ответ.

Согласно какому протоколу все узлы локальной сети принимают все сообщения и участвуют в проверке сообщения на наличие ошибок:

 1^2C

CAN;

USB:

LIN.

Задание 2

Отметьте правильный ответ.

Сторожевой таймер выполняет функцию: отсчета реального времени: отсчета времени до наступления события; контроля периодичности обращения процессора: счета числа сбоев.

Задание 3

Отметьте правильный ответ.

Принцип устройства оперативной памяти НЕ может быть:

стохастическим;

динамическим;

статическим;

иерархическим.

Задание 4

Отметьте правильный ответ.

Регистр данных может отсутствовать в структуре интерфейсных модулей, предназначенных:

для вывода дискретных данных; для ввода дискретных данных; для вывода аналоговых данных; для ввода аналоговых данных.

Задание 5

Отметьте правильный ответ.

В СУ на основе УЭВМ применяются АЦП следующей архитектуры:

только последовательною приближения:

только с параллельным преобразованием:

только с сигма-дельта преобразованием;

все перечисленные.

Задание 6

Отметьте правильный ответ.

По физическому состоянию аналоговая информация, которая выводится из СУ роботом, может быть (укажите НЕиспользуемый вариант):

медленно меняющимся током; медленно меняющимся напряжением;

+ : синусоидой с медленно меняющейся фазой; импульсами с медленно меняющейся скважностью.

Задание 7

Отметьте правильный ответ.

Набор рабочих регистров микроконтроллера включает (укажите неправильный ответ):

регистры состояния; регистры переполнения; регистры управления; регистры данных

Задание 8

Отметьте НЕправильный ответ.

Буферные регистры, применяемые в качестве регистра данных, могут выполнять функции:

селектирования адреса; хранения данных; шинного передатчика: шинного приемника.

Задание 9

Отметьте правильный ответ.

В некоторых устройствах управления адресное пространство разделяют по назначению на (укажите лишний): пространство задач: пространство памяти;

пространство устройств ввода-вывода; пространство конфигурации.

Задание 10

Отметьте правильный ответ.

Варианты системы связи между вычислительными модулями в системе группового управления (укажите лишний): радиальная:

через общий АЦП: через общую шину: через общее запоминающее устройство.

7.2.4 Примерный перечень вопросов для подготовки к зачету

Не предусмотрено учебным планом

7.2.5 Примерный перечень заданий для решения прикладных задач

- 1. Структура процессора, алгоритм работы процессора.
- 2. Назначение и типичный состав регистра состояния процессора.
- 3. Классификация и особенности микропроцессоров. Принципы архитектуры МП.
- 4. Понятие микроконтроллера. Типовые структуры микроконтроллеров.
- 5. Устройство портов микроконтроллеров (на примере AVR).
- 6. Модули связи с объектом: общие положения, основные и факультативные функции. Цифровая обработка их данных.
- 7. Блоки ввода-вывода дискретных сигналов: параметры сигналов, требования стандартов, дополнительные возможности цифровой обработки их данных.
- 8. Блоки ввода-вывода аналоговых сигналов, общие вопросы, виды и параметры сигналов, требования стандартов, дополнительные возможности цифровой обработки их данных.
- 9. Структура и принцип действия блока ввода фазовых сигналов, способы цифровой обработки их данных.
- 10. Структура и принцип действия блока ввода числоимпульсных сигналов, способы цифровой обработки их данных.

7.2.6. Методика выставления оценки при проведении промежуточной аттестации

Экзамен проводится по тест-билетам, каждый из которых содержит 10 вопросов и задачу. Каждый правильный ответ на вопрос в тесте оценивается 1 баллом, задача оценивается в 10 баллов (5 баллов верное решение и 5 баллов за верный ответ). Максимальное количество набранных баллов – 20.

- 1. Оценка «Неудовлетворительно» ставится в случае, если студент набрал менее 6 баллов.
- 2. Оценка «Удовлетворительно» ставится в случае, если студент набрал от 6 до 10 баллов

- 3. Оценка «Хорошо» ставится в случае, если студент набрал от 11 до 15 баллов.
 - 4. Оценка «Отлично» ставится, если студент набрал от 16 до 20 баллов.

7.2.7 Паспорт оценочных материалов

№ п/п	Контролируемые разделы (темы) дисциплины	Код контролируемой компетенции	Наименование оценочного средства
1	Обработка и интерпретация результатов моделирования	ПК-1, ПК-3	Защита лабораторной работы, решение стандартных задач
2	Введение. Архитектура управляющих ЭВМ.	ПК-1, ПК-3	Защита лабораторной работы, решение стандартных задач
3	Основные семейства 8разрядных микроконтроллеров и их свойства	ПК-1, ПК-3	Защита лабораторной работы, решение стандартных задач
4	Интерфейсы удаленных устройств	ПК-1, ПК-3	Защита лабораторной работы, решение стандартных задач
5	Функциональная организация вычислительных и управляющих процессов. Средства программирования систем управления	ПК-1, ПК-3	Защита лабораторной работы, решение стандартных задач
6	Адекватность модели	ПК-1, ПК-3	Защита лабораторной работы, решение стандартных задач

7.3. Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности

Тестирование осуществляется, либо при помощи компьютерной системы тестирования, либо с использованием выданных тест-заданий на бумажном носителе. Время тестирования 30 мин. Затем осуществляется проверка теста экзаменатором и выставляется оценка согласно методики выставления оценки при проведении промежуточной аттестации.

Решение стандартных задач осуществляется, либо при помощи компьютерной системы тестирования, либо с использованием выданных задач на бумажном носителе. Время решения задач 30 мин. Затем осуществляется проверка решения задач экзаменатором и выставляется оценка, согласно методики выставления оценки при проведении промежуточной аттестации.

Решение прикладных задач осуществляется, либо при помощи компьютерной системы тестирования, либо с использованием выданных задач на бумажном носителе. Время решения задач 30 мин. Затем осуществляется проверка решения задач экзаменатором и выставляется оценка, согласно методики выставления оценки при проведении промежуточной аттестации.

8 УЧЕБНО МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ)

- 8.1 Перечень учебной литературы, необходимой для освоения дисциплины
 - 1. Хартов, В.Я. Микропроцессорные системы: учеб. пособие для вузов. 2 изд. /
 - 2. В.Я. Хартов; М.: Академия, 2014.
- 3. Герасимов М.И. Управляющие микроЭВМ: учеб. пособие [Электронный ресурс]. Электрон. текстовые и граф. данные (7,9 Мб) / М.И. Герасимов. Воронеж: ФГБОУ ВПО «Воронежский государственный технический университет», 2015.
- 4. Герасимов, М.И. Микропроцессорные устройства управления РТС: учеб. пособие / М.И. Герасимов, Д.А. Ефремов. Воронеж: ВГТУ, 2011. Ч. 1.
- 5. Герасимов, М.И. Микропроцессорные устройства управления РТС: учеб. пособие / М.И. Герасимов; Воронеж: ВГТУ, 2012. Ч. 3.
- 6. Чертежи схем: учеб. пособие / М.И. Герасимов, Д.А. Ефремов, Е.К. Лахина, С.С. Рев- нев, В.Н. Семыкин, И.В. Ткачев. Воронеж: ВГТУ, 2007.
- 7. Рюмик, С.М. 1000 и одна микроконтроллерная схема. Вып. 1 / С.М. Рюмик. М.: Дод- эка_xx1, 2010. Доступ:_ http://www.dodeca.ru/files/pdf/33085.pdf
- 8.2 Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине, включая перечень лицензионного программного обеспечения, ресурсов информационно-телекоммуникационной сети «Интернет», современных профессиональных баз данных и информационных справочных систем:
 - Microsoft Office Word 2007
 - Microsoft Office Excel 2007
 - Microsoft Office Power Point 2007
 - ABBYY FineReader 9.0
 - Skype
 - Oppen Office
- http://www.edu.ru/
- http://window.edu.ru
- https://wiki.cchgeu.ru/

9 МАТЕРИАЛЬНО-ТЕХНИЧЕСКАЯ БАЗА, НЕОБХОДИМАЯ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА

Специализированная лекционная аудитория, оснащенная оборудованием для лекционных демонстраций и проекционной аппаратурой и специализированная учебная лаборатория для проведения лабораторного практикума.

10. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ (МОДУЛЯ)

По дисциплине «Методы обработки данных в интеллектуальных системах» читаются лекции, проводятся практические занятия и лабораторные работы.

Основой изучения дисциплины являются лекции, на которых излагаются наиболее существенные и трудные вопросы, а также вопросы, не нашедшие отражения в учебной литературе.

Практические занятия направлены на приобретение практических навыков расчета систем управления электроприводами постоянного и переменного тока. Занятия проводятся путем решения конкретных задач в аудитории.

Лабораторные работы выполняются на лабораторном оборудовании в соответствии с метоликами, приведенными в указаниях к выполнению работ.

соответствии с м	етодиками, приведенными в указаниях к выполнению работ.				
Вид учебных	Деятельность студента				
занятий					
Лекция	Написание конспекта лекций: кратко, схематично, последовательно фиксировать основные положения, выводы, формулировки, обобщения; помечать важные мысли, выделять ключевые слова, термины. Проверка терминов, понятий с помощью энциклопедий, словарей, справочников с выписыванием толкований в тетрадь. Обозначение вопросов, терминов, материала, которые вызывают трудности, поиск ответов в рекомендуемой литературе. Если самостоятельно не удается разобраться в материале, необходимо сформулировать вопрос и задать преподавателю на лекции или на практическом занятии.				
Практическое	Конспектирование рекомендуемых источников. Работа с конспектом				
занятие	лекций, подготовка ответов к контрольным вопросам, просмотр				
занятис	рекомендуемой литературы. Прослушивание аудио- и видеозаписей				
	по заданной теме, выполнение расчетно-графических заданий,				
	решение задач по алгоритму.				
Лабораторная	Лабораторные работы позволяют научиться применять теоретические				
работа	знания, полученные на лекции при решении конкретных задач. Чтобы				
	наиболее рационально и полно использовать все возможности				
	лабораторных для подготовки к ним необходимо: следует разобрать				
	лекцию по соответствующей теме, ознакомится с соответствующим				
	разделом учебника, проработать дополнительную литературу и				
	источники, решить задачи и выполнить другие письменные задания.				
Самостоятельная	Самостоятельная работа студентов способствует глубокому усвоения				
работа	учебного материала и развитию навыков самообразования.				
	Самостоятельная работа предполагает следующие составляющие:				
	- работа с текстами: учебниками, справочниками, дополнительной				
	литературой, а также проработка конспектов лекций;				
	- выполнение домашних заданий и расчетов;				
	- работа над темами для самостоятельного изучения;				
	- участие в работе студенческих научных конференций, олимпиад;				
П	- подготовка к промежуточной аттестации.				
Подготовка к	Готовиться к промежуточной аттестации следует систематически, в				

промежуточной	течение всего семестра. Интенсивная подготовка должна начаться не
аттестации	позднее, чем за месяц-полтора до промежуточной аттестации. Данные
	перед зачетом с оценкой три дня эффективнее всего использовать для
	повторения и систематизации материала.