

РОССИЙСКАЯ ФЕДЕРАЦИЯ



ПАТЕНТ

НА ИЗОБРЕТЕНИЕ

№ 2844571

Стабилизированный источник постоянного напряжения

Патентообладатель: *Федеральное государственное бюджетное образовательное учреждение высшего образования "Воронежский государственный технический университет" (ВГТУ) (RU)*

Авторы: *Остапенко Александр Григорьевич (RU),
Щеголеватых Александр Григорьевич (RU)*

Заявка № 2024120707

Приоритет изобретения **23 июля 2024 г.**

Дата государственной регистрации
в Государственном реестре изобретений
Российской Федерации **04 августа 2025 г.**

Срок действия исключительного права
на изобретение истекает **23 июля 2044 г.**

Руководитель Федеральной службы
по интеллектуальной собственности

Ю.С. Зубов



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) ФОРМУЛА ИЗОБРЕТЕНИЯ К ПАТЕНТУ РОССИЙСКОЙ ФЕДЕРАЦИИ

(52) СПК
G05F 1/56 (2025.01)

(21)(22) Заявка: 2024120707, 23.07.2024

(24) Дата начала отсчета срока действия патента:
23.07.2024Дата регистрации:
04.08.2025

Приоритет(ы):

(22) Дата подачи заявки: 23.07.2024

(45) Опубликовано: 04.08.2025 Бюл. № 22

Адрес для переписки:

394006, г. Воронеж, ул. 20-летия Октября, 84,
ФГБОУ ВО ВГТУ, Башкиров Алексей
Викторович

(72) Автор(ы):

Остапенко Александр Григорьевич (RU),
Щеголевых Александр Григорьевич (RU)

(73) Патентообладатель(и):

Федеральное государственное бюджетное
образовательное учреждение высшего
образования "Воронежский государственный
технический университет" (ВГТУ) (RU)(56) Список документов, цитированных в отчете
о поиске: RU 2220438 C1, 27.12.2003. SU 873224
A1, 15.10.1981. SU 1815625 A1, 15.05.1993. US
5212616 A1, 18.05.1993. US 20060170401 A1,
03.08.2006.

(54) Стабилизированный источник постоянного напряжения

(57) Формула изобретения

Стабилизированный источник постоянного напряжения, содержащий униполярный транзистор, исток которого связан со входом источника постоянного напряжения и через резистор с затвором униполярного транзистора, отличающийся тем, что введены однопереходный транзистор и стабилитрон, который первым выводом соединён с общей шиной, второй вывод которого подключён к первой базе однопереходного транзистора и первому выводу резистора, второй вывод которого соединён с эмиттером однопереходного транзистора и первым выводом резистора, второй вывод которого связан со стоком униполярного транзистора и выходом источника постоянного напряжения.