

РОССИЙСКАЯ ФЕДЕРАЦИЯ



СВИДЕТЕЛЬСТВО

о государственной регистрации
топологии интегральной микросхемы
№ 2025630113

**Силовой транзистор с динамическим пороговым
напряжением для низковольтных применений**

Правообладатель: *Федеральное государственное бюджетное
образовательное учреждение высшего образования
«Воронежский государственный технический
университет» (RU)*

Авторы: *Белявцев Андрей Владимирович (RU), Русанов
Александр Валерьевич (RU)*

Заявка № **2025630085**

Дата поступления **22 апреля 2025 г.**

Дата государственной регистрации в Реестре топологий
интегральных микросхем **29 апреля 2025 г.**

Дата окончания срока действия
исключительного права **29 апреля 2035 г.**



Руководитель Федеральной службы
по интеллектуальной собственности

Ю.С. Зубов